

TL5728-IDK 开发板硬件说明书

Revision History

Draft Date	Revision No.	Description
2018/04/10	V1.1	1. 开发板版本更新为 A3 版。
2017/06/20	V1.0	1. 初始版本。

创龙

目 录

前 言	3
1 处理器	3
2 FLASH	4
3 RAM	4
4 QSPI Flash	5
5 加密芯片	5
6 电源接口和拨码开关	6
7 JTAG 仿真器接口	7
8 LCD 触摸屏接口	7
9 LED 指示灯	8
10 按键	10
11 串口	11
12 拨码开关	13
13 Micro USB 接口	14
14 Micro SD 接口	15
15 拓展 IO 信号	16
16 底板 B2B 连接器	17
17 RTC 座	18
18 USB 接口	19
19 以太网接口	21
20 HDMI OUT 接口	25
21 CAN 总线接口	26
22 DAC 接口	27
23 SATA 接口	28
24 PCIe 接口	28
25 散热风扇接口	29
26 视频输入拓展口 (V-PORT)	30
更多帮助	33

前 言

TL5728-IDK 开发板是一款由广州创龙研发, 基于 TI AM5728 浮点双 DSP C66x+双 ARM Cortex-A15 工业控制及高性能音视频处理器的开发板。核心板尺寸仅 86.5mm*60.5mm, 底板采用沉金无铅工艺的四层板设计, 专业的 PCB Layout 保证信号完整性的同时, 经过严格的质量控制, 满足工业环境应用。

SOM-TL5728 核心板引出 CPU 全部资源信号引脚, 二次开发极其容易, 客户只需要专注上层应用, 大大降低了开发难度和时间成本, 让产品快速上市, 及时抢占市场先机。不仅提供丰富的 AM5728 入门教程和 Demo 程序, 还提供 DSP+ARM 多核通信开发教程, 全面的技术支持, 协助用户进行底板设计和调试以及 DSP+ARM 软件开发。

1 处理器

基于 TI AM5728 浮点双 DSP C66x +双 ARM Cortex-A15 工业控制及高性能音视频处理器。拥有多种工业接口资源, 下图为 AM5728 CPU 资源框图:

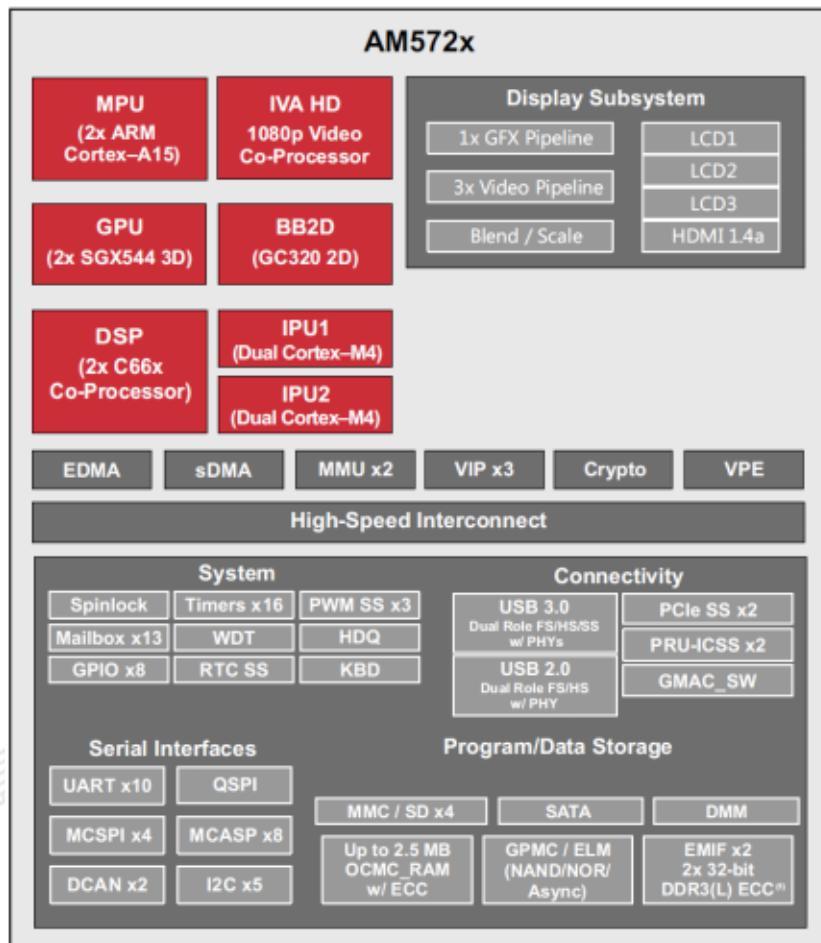


图 1

创龙

2 FLASH

核心板上采用工业级 eMMC (4G/8GByte) , 硬件如下图:

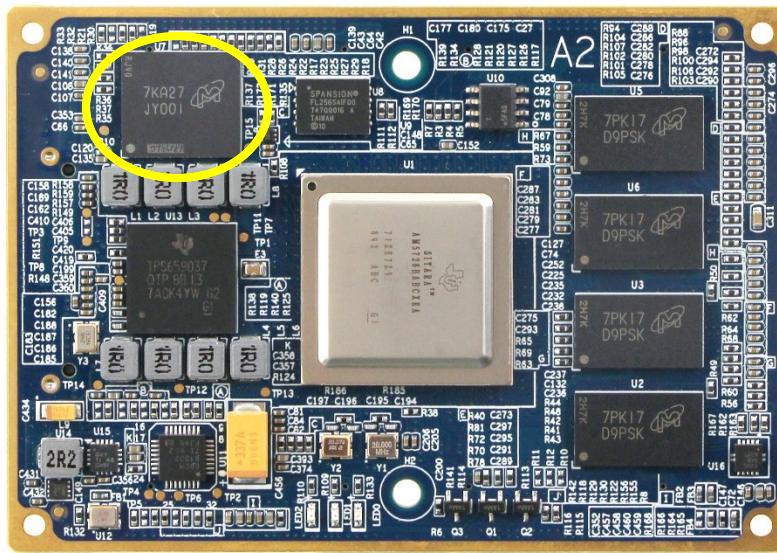


图 2

3 RAM

RAM 采用工业级低功耗 DDR3L, RAM 存储大小为: 1G/2GByte (4*256MByte/4*512MByte) , 硬件如下图:

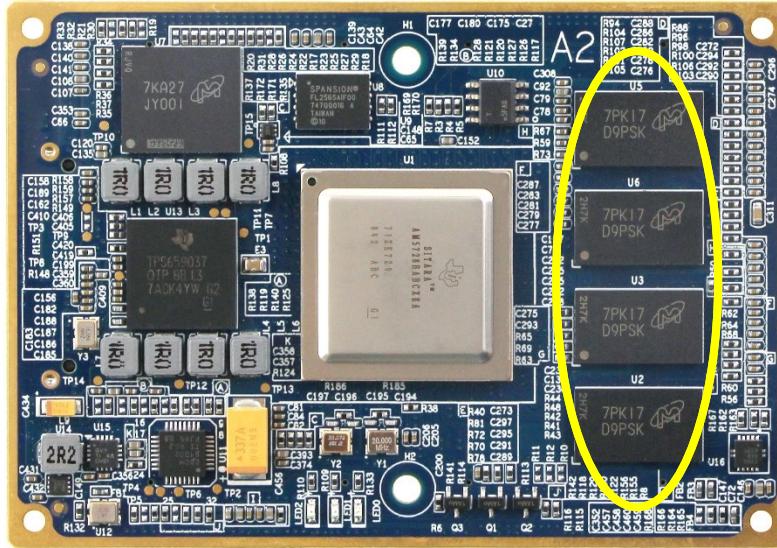


图 3

创龙

另外，核心背面有一片 DDR3L，专门用于做 ECC 校验作用不计入内存大小：

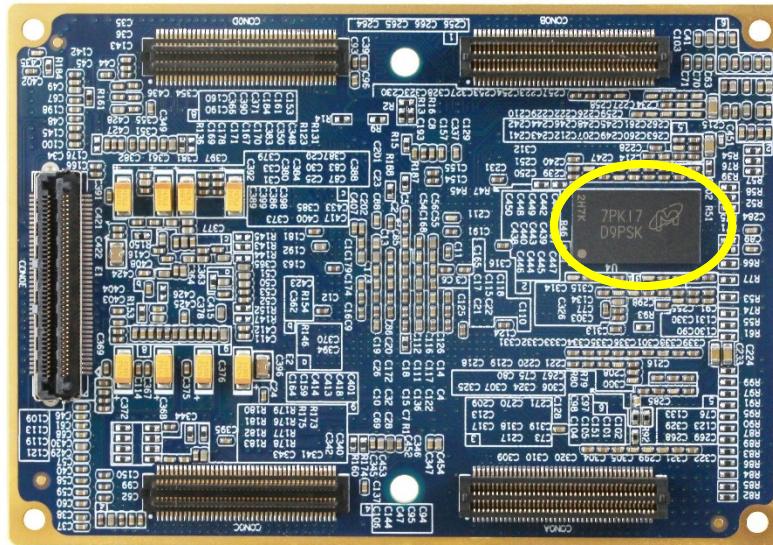
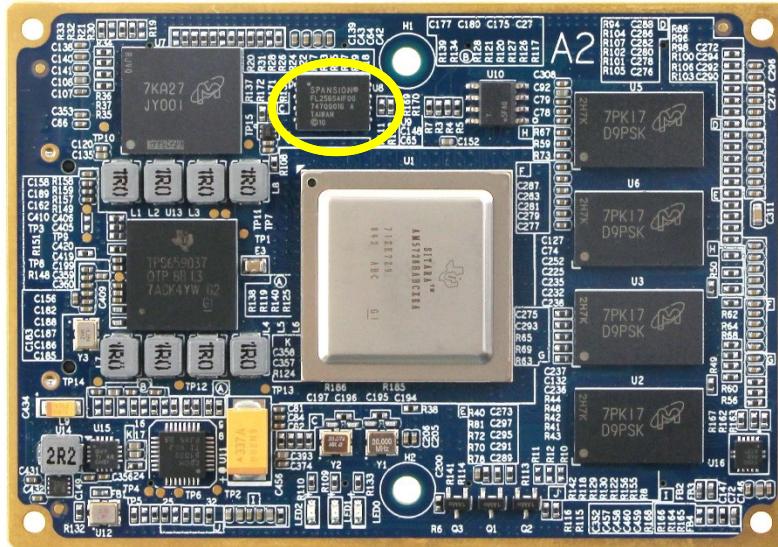


图 4

4 QSPI Flash

采用存取速度快速的 QSPI Flash，内存为 32MByte。



5 加密芯片

创龙

采用高安全性的 ATAES132，为串行电子可擦写和可编程只读存储器 (EEPROM) 提供了验证和机密的非易失性存储性能。

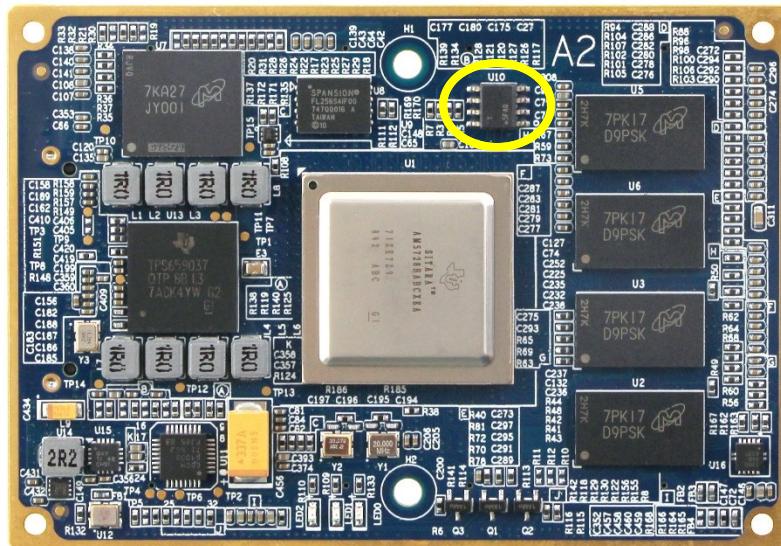


图 5

6 电源接口和拨码开关

采用 12V@2A 直流电源供电，CON3 为电源接口，SW1 为电源拨码开关，原理图如下图所示：

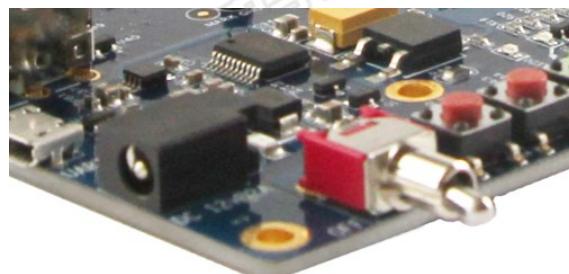


图 6

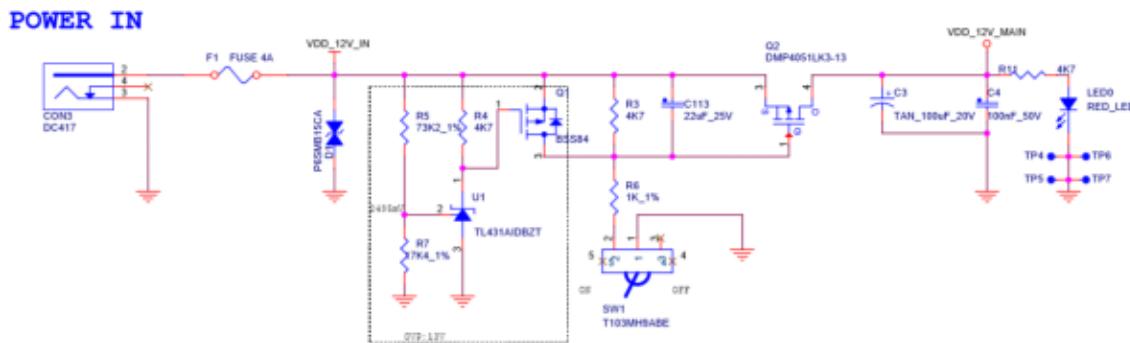


图 7

7 JTAG 仿真器接口

可以通过 JTAG 接口 (CON10) 烧写 Bootloader 和进行软件调试。CON10 接口包含了完整 14pin JTAG 标准信号，各引脚定义如下图：

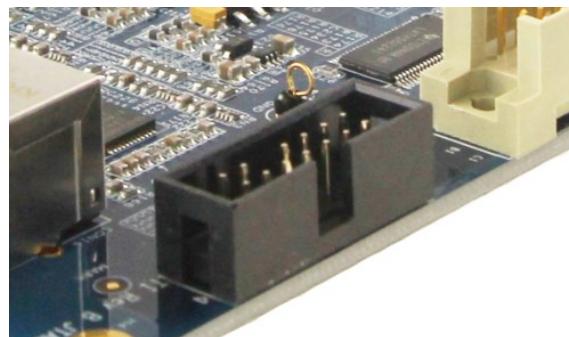


图 8

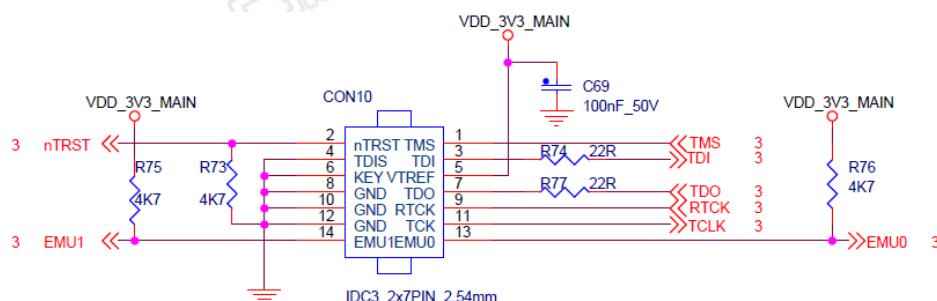


图 9

8 LCD 触摸屏接口

创龙

CON11 为 LCD 电阻触摸屏接口，为 40pin、0.5mm 间距 LCD 接口，使用 FFC 排线座。LCD 接口包含了常见 LCD 所用全部控制信号（行场扫描、时钟和使能等），接口定义如下图所示：

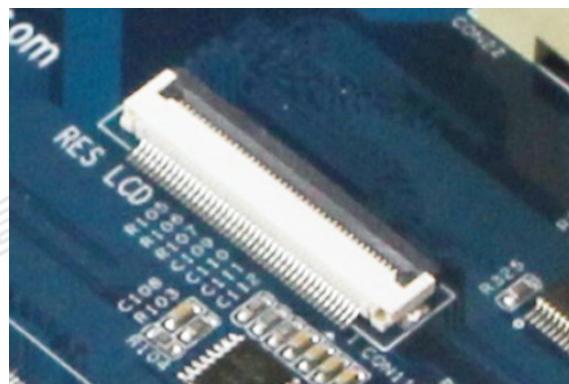


图 10

LCD

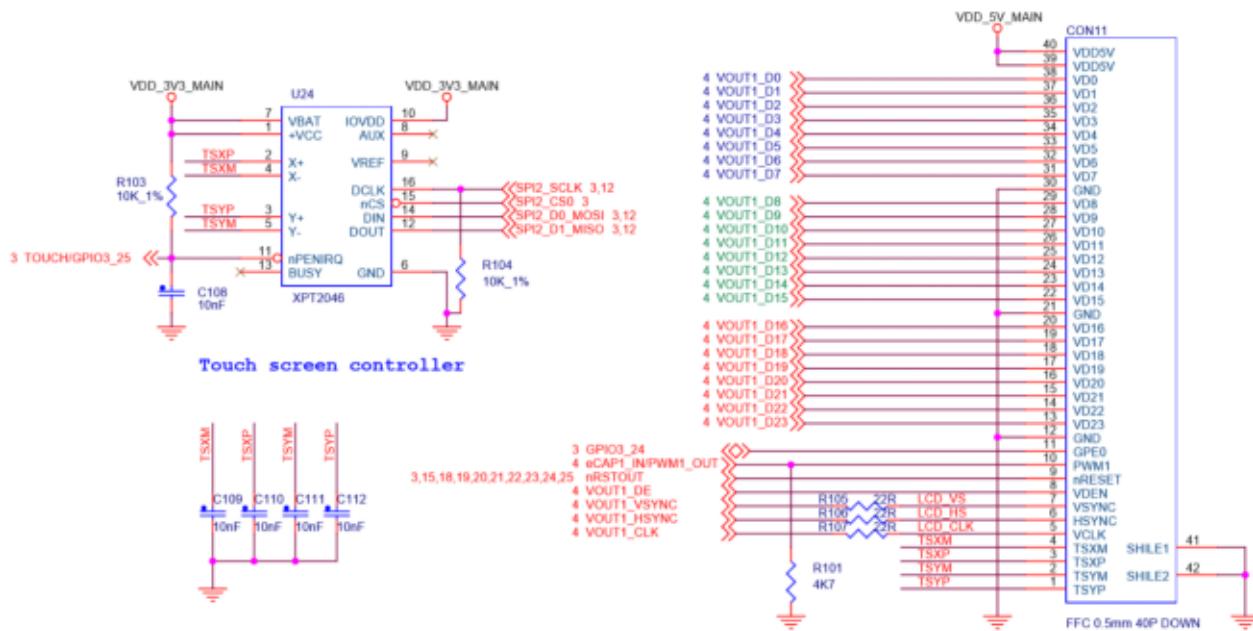


图 11

9 LED 指示灯

核心板上有 3 盏指示灯 LED0、LED1、LED2，一盏是电源指示灯（LED0），另外两盏是用户可编程指示灯。如图所示：

创龙

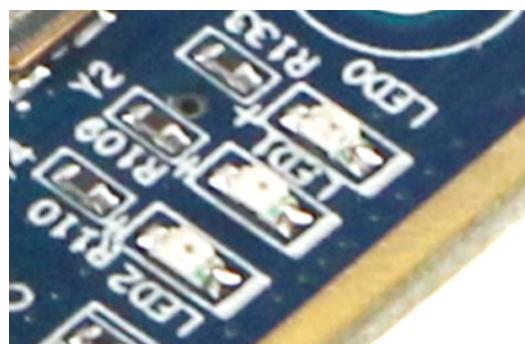


图 12

开发板底板具有一盏供电指示灯，对应的是 LED0；3 盏用户可编程指示灯。分别是 LED1、LED2 和 LED3，原理图如下：

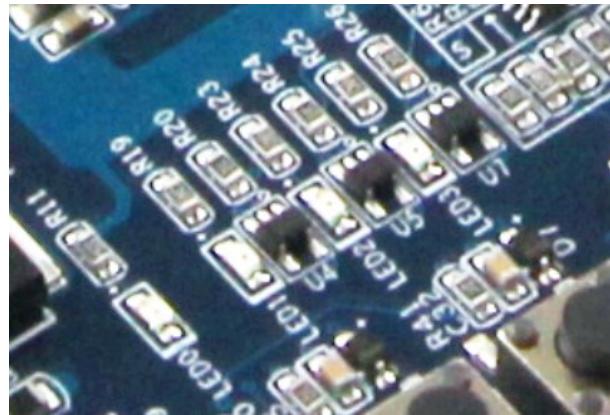


图 13

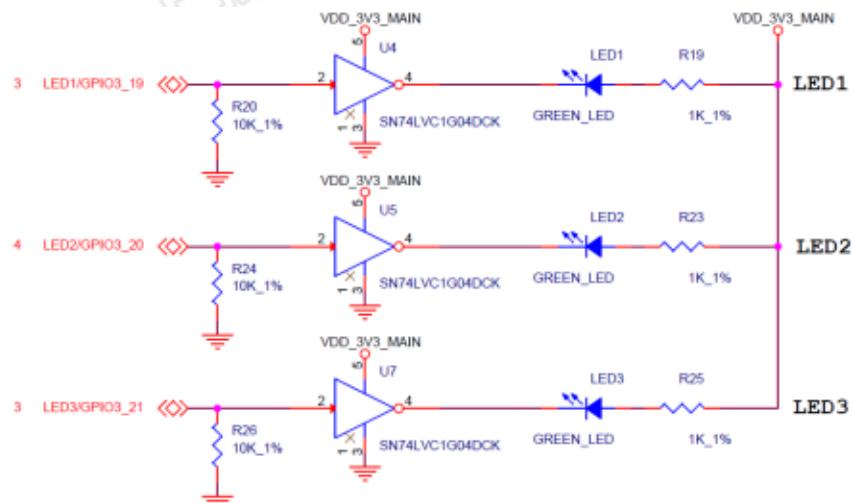


图 14

10 按键

开发板总共有 1 个热复位按键 KEY0、1 个冷热复位按键 KEY1、3 个用户测试用按键（包括 NMI），分别是 KEY2、KEY3、KEY4。原理图如下：

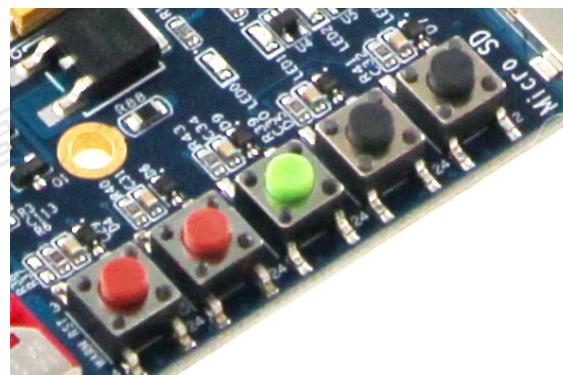


图 15

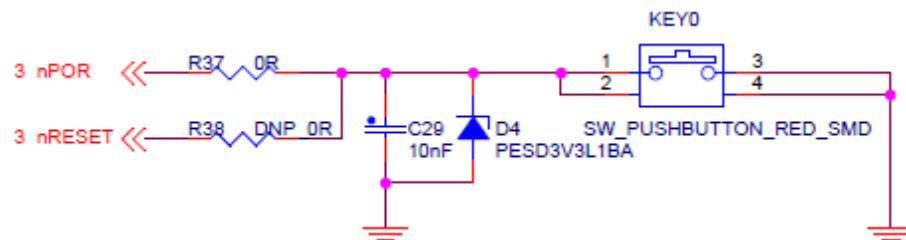


图 16 热复位原理图

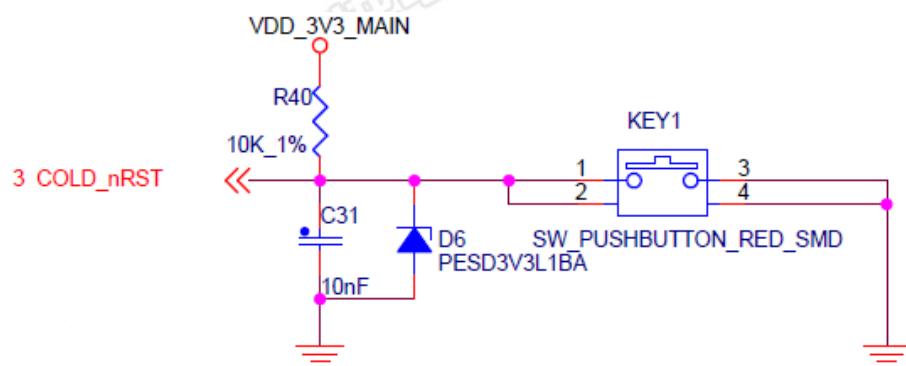


图 17 冷复位原理图

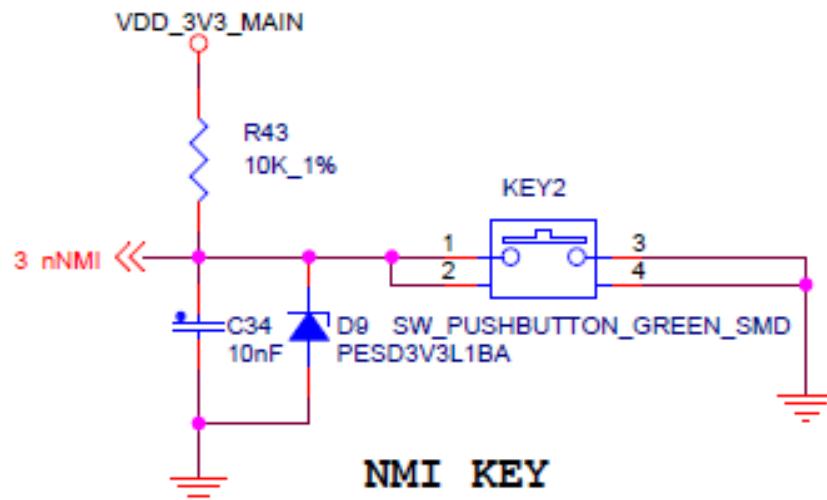


图 18 非屏蔽中断按键原理图

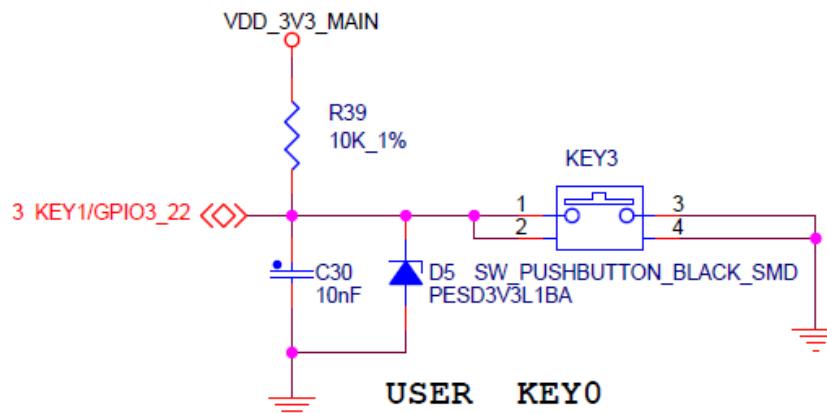


图 19 用户按键原理图

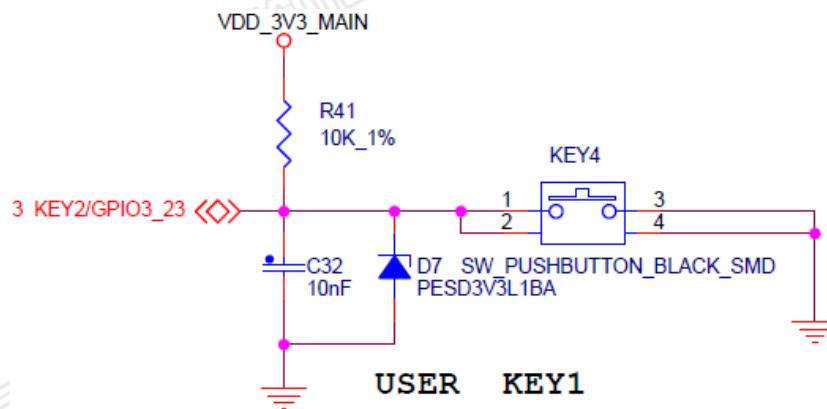


图 20 用户按键原理图

开发板上共引出了 3 个串口, RS232 串口对应的是 CON5, RS485 串口对应的是 CON7, PRU RS485 串口对应的是 CON8。其中由 UART3 通过 MAX3232CUE 串口电平转换芯片转换为 RS232 串口, 使用 9 针 DB9 接口。RS485 和 PRU RS485 串口都是使用 3 位接线端子, 如下图所示:



图 21 RS232

RS232 TO UART1

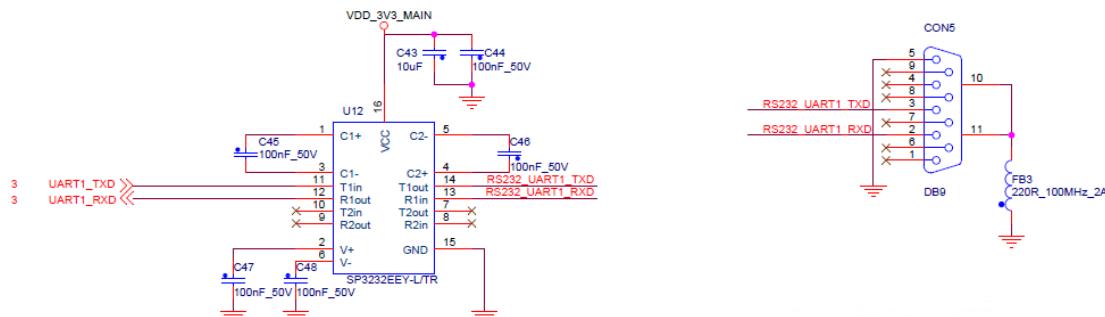


图 22

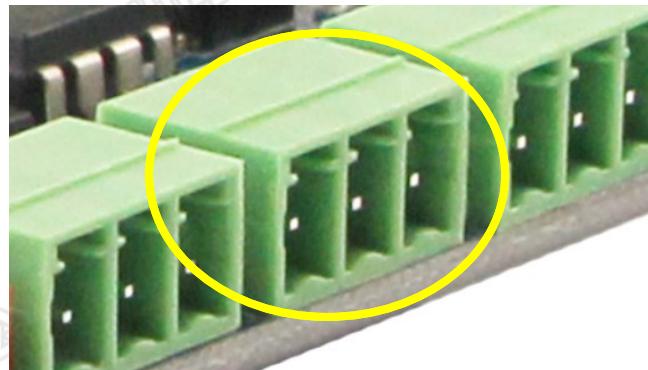


图 23 RS485

RS485 TO UART10

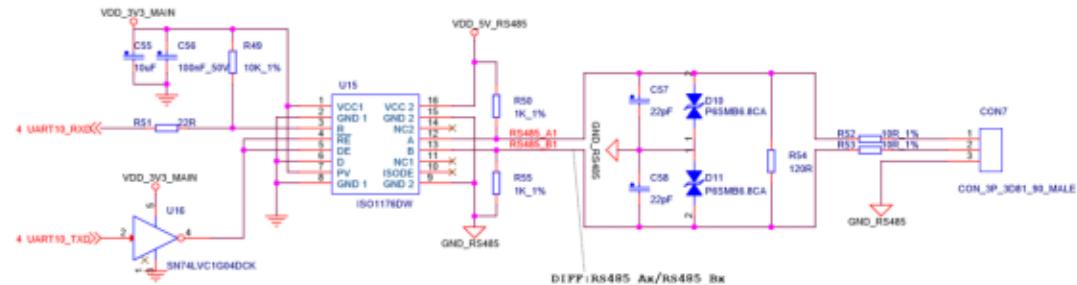


图 24

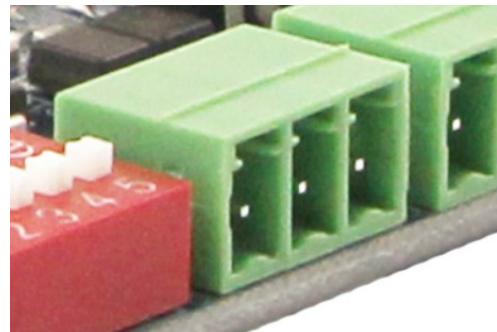


图 25

Profibus RS485 TO PRU1 UART0

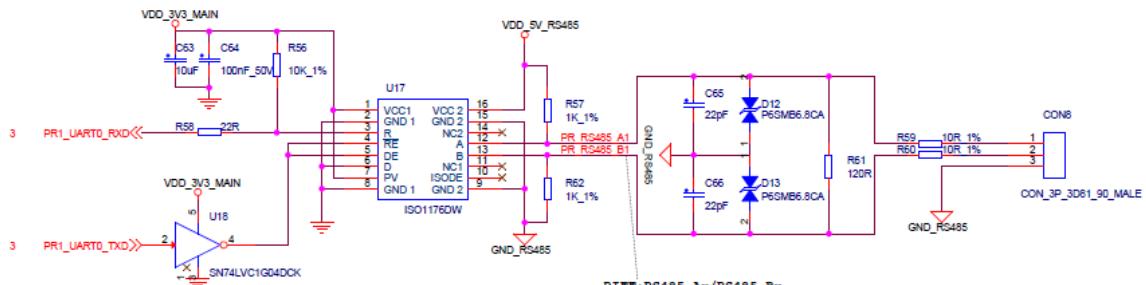


图 26

12 拨码开关

设有 5 位的拨码开关，如下图方向放置，开关向 ON 的方向拨动为 1，反之为 0，下图图片中的档位为 01000，详情如下图所示：



图 27

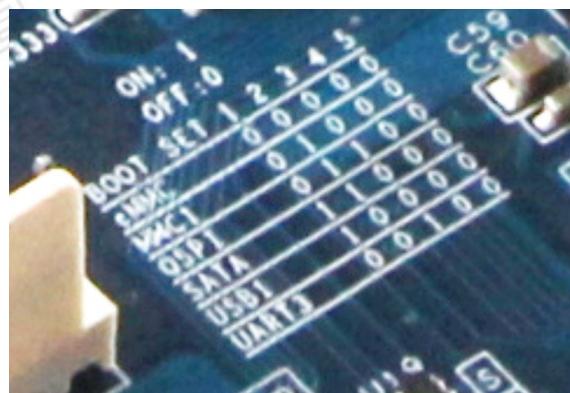


图 28

BOOT SET

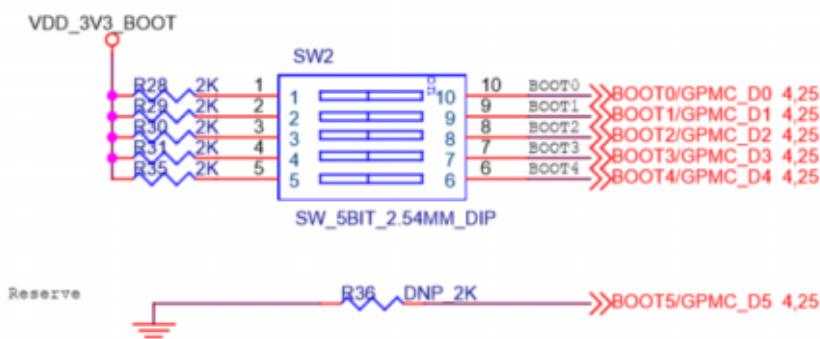


图 29

13 Micro USB 接口

开发板引出了 1 个 Micro USB 接口。串口在开发板上的位置、引脚定义如下图所示：



图 30 USB to UART3

USB TO UART3

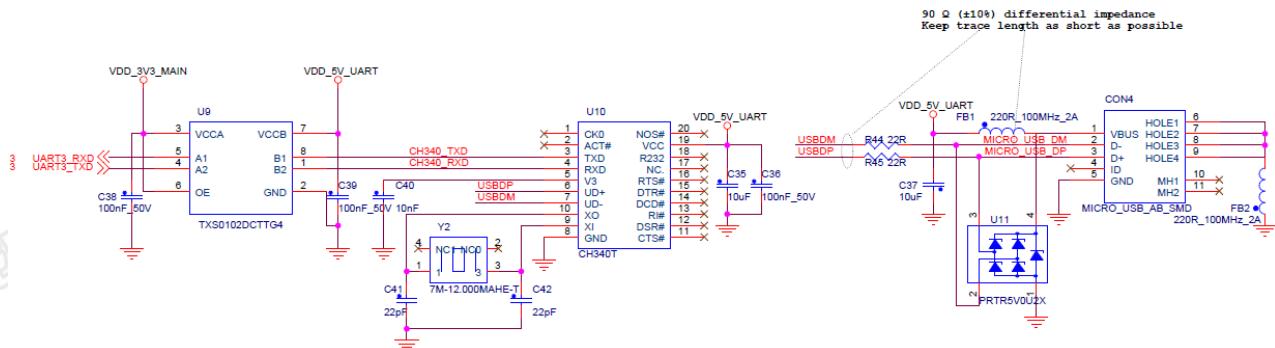


图 31 USB to UART3 原理图

14 Micro SD 接口

CON9是Micro SD卡接口,主要用于外接大容量数据存储,具体接口定义如下图所示:

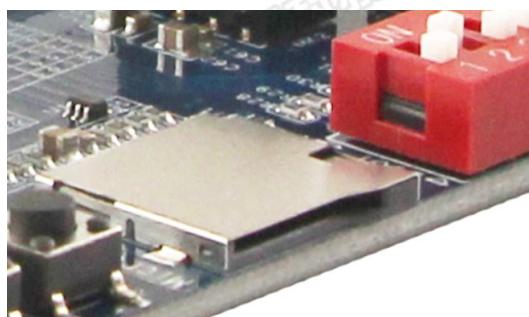


图 32

Micro SD CARD

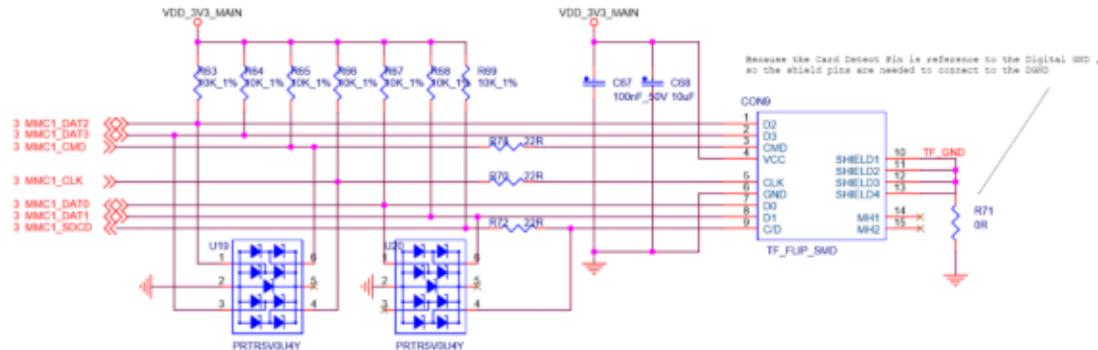


图 33

15 拓展 IO 信号

J8 引出了 eQEP、eCAP、PWM、TIMER、UART 拓展信号，J9 引出了 GPMC 拓展信号。其硬件图及引脚定义如下：

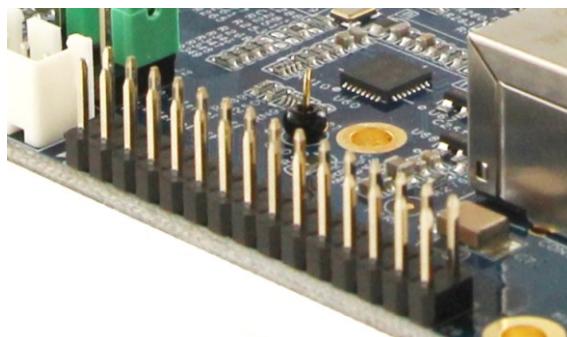
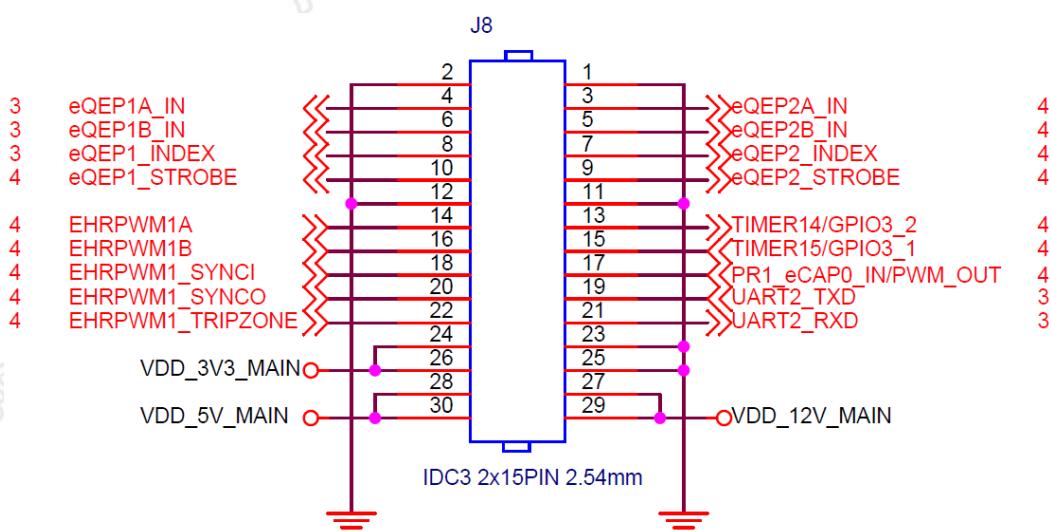


图 34 J8



创龙

图 35 eQEP、eCAP、PWM、TIMER、UART 拓展信号 (J8)

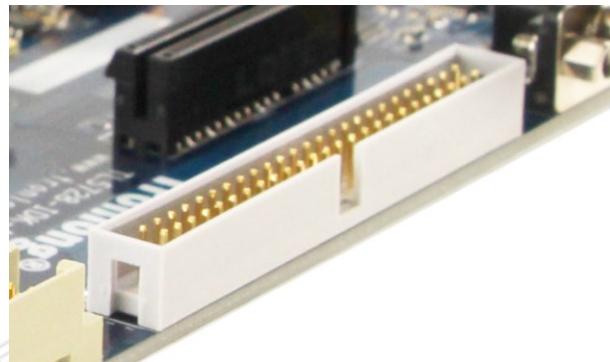


图 36 J9

GPMC

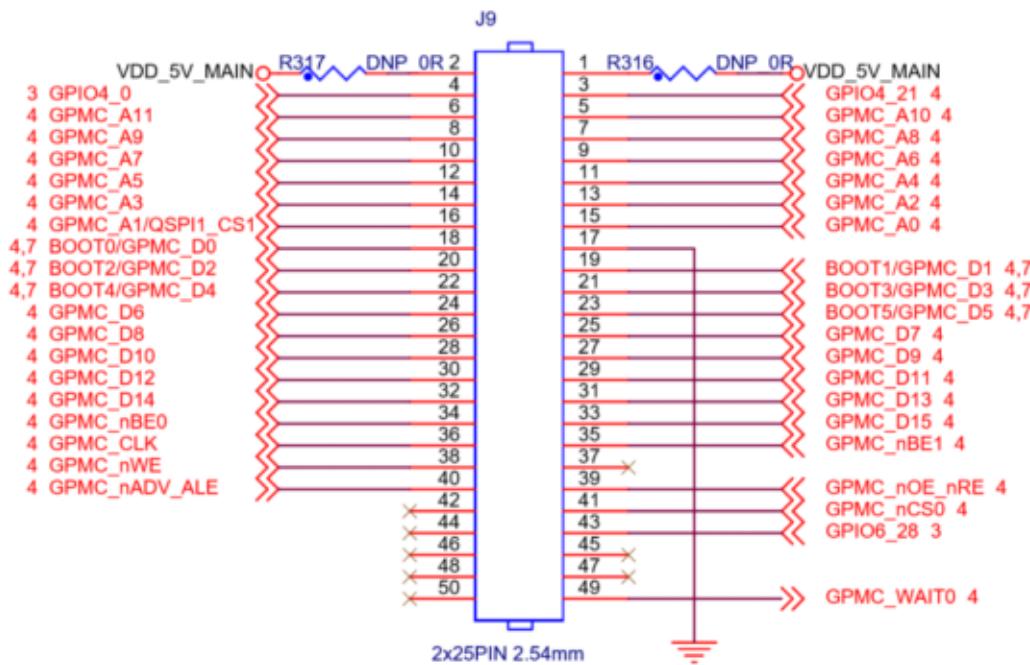


图 37 GPMC 拓展信号 (J9)

16 底板 B2B 连接器

开发板使用底板+核心板设计模式，通过 2x 80pin 公座 B2B，2x 80pin 母座 B2B，间距 0.5mm，合高 5.0mm；1x 80pin 高速连接器，共 400pin，其中底板 CON0C 和 CON0D 为

母座, CON0A 和 CON0B 为公座, 下图为底板各个 B2B 的实物图, 引脚定义详见光盘中的底板原理图:

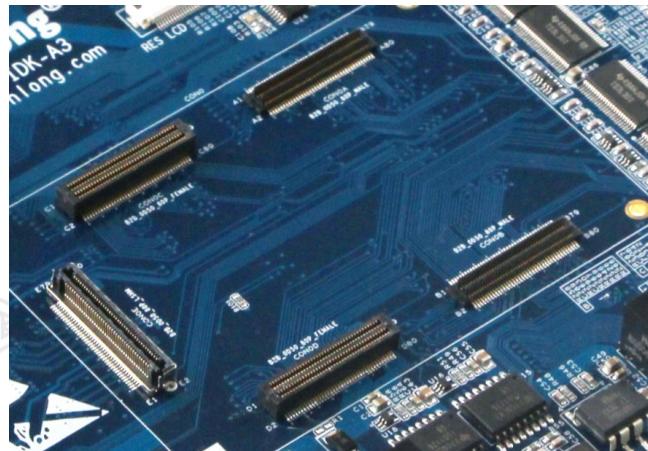


图 38

17 RTC

通过外部扩展 RTC 时钟控制器, 接 1.5F 法拉电容。引脚定义如下图:

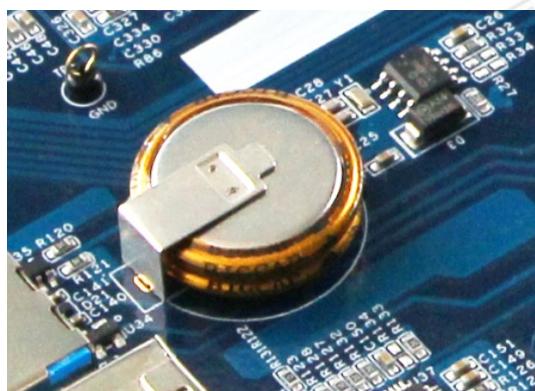


图 39

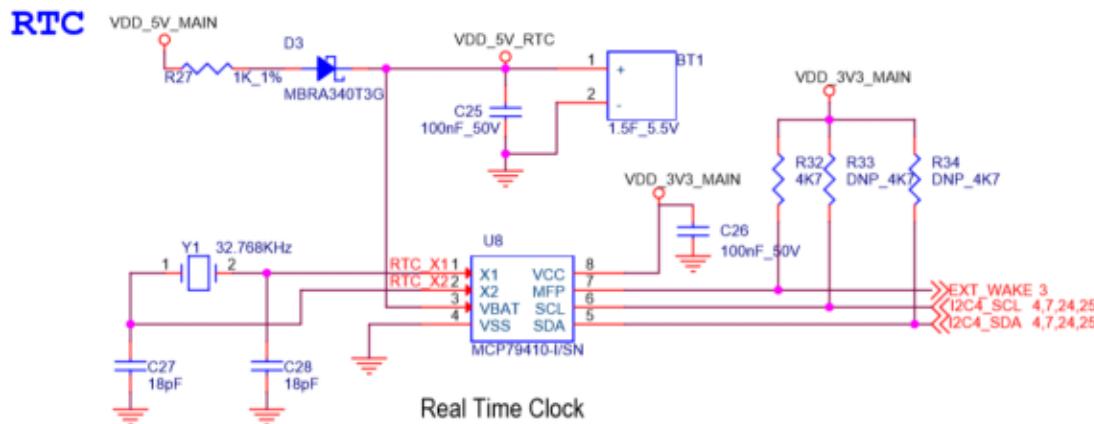


图 40

18 USB 接口

CON12 是 USB 3.0 接口，理论速度 5.0Gbps，CON13 和 CON14 是 USB 2.0 接口，可以接 USB 摄像头、USB 键盘、USB 鼠标、U 盘等常见的 USB 外设。对应引脚定义如下图：

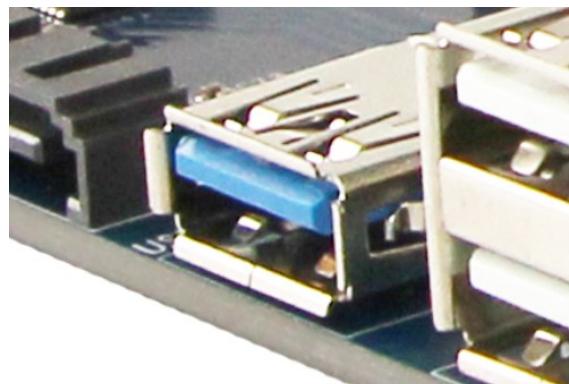


图 41

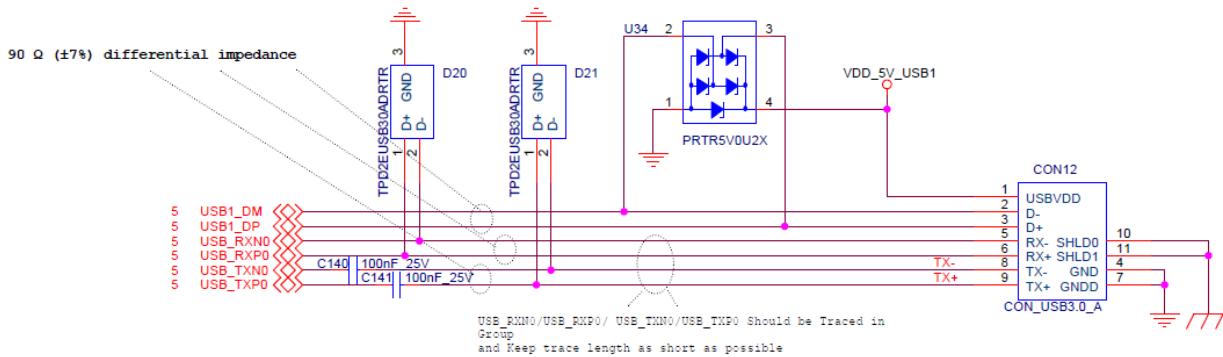


图 42 USB 3.0 接口原理图

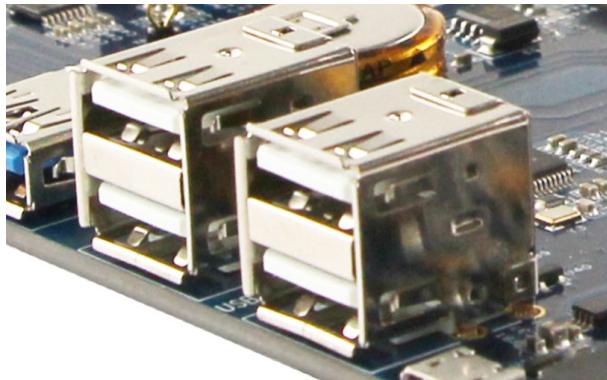


图 43

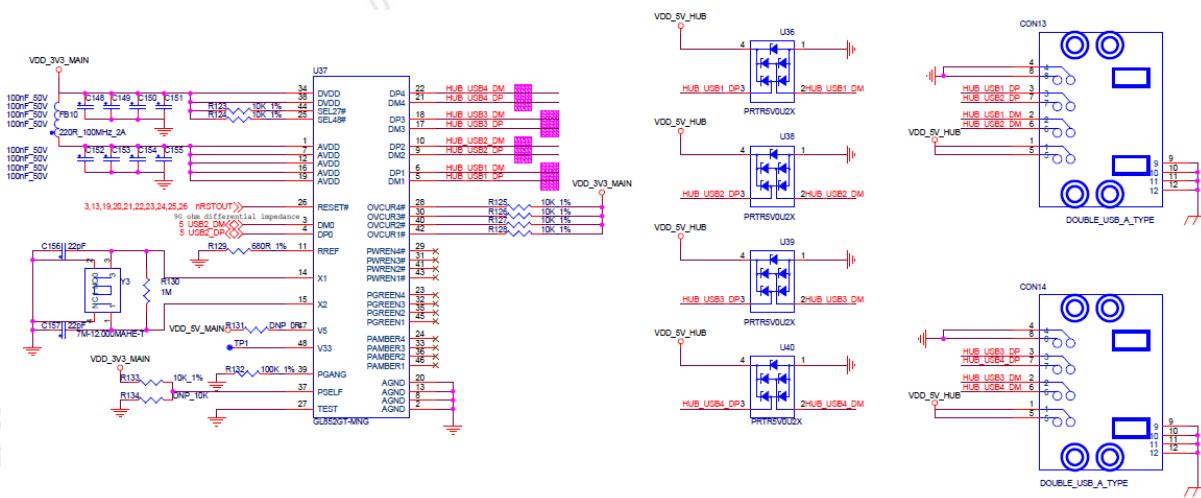


图 44 USB 2.0 接口原理图

创龙

19 以太网接口

开发板配备了 2 个 RGMII 千兆以太网口 CON15 和 CON16，采用了 KSZ9031RNXIA 网络芯片，可自适应 10/100/1000M 网络，与两个 PRU MII 复用；4 个 PRU MII 百兆以太网口 CON17、CON18、CON19 和 CON20，可自适应 10/100M 网络，支持 EtherCAT 等工业协议。都采用 RJ45 连接头内部已经包含了耦合线圈，因此不必另接网络变压器，使用普通的直连网线即可连接本开发板至路由器或者交换机，若是 PC 和开发板直接相连需要使用交叉网线。网络接口的接口定义如下图：

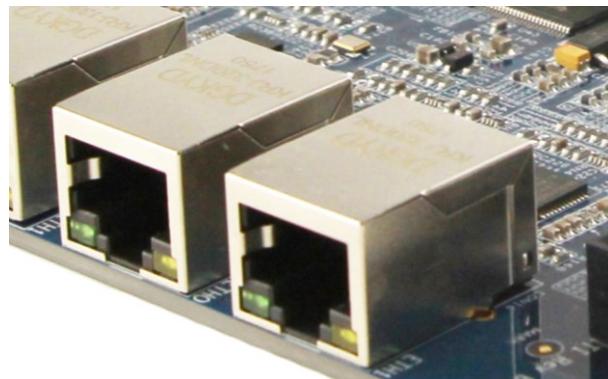


图 45 千兆网以太网口

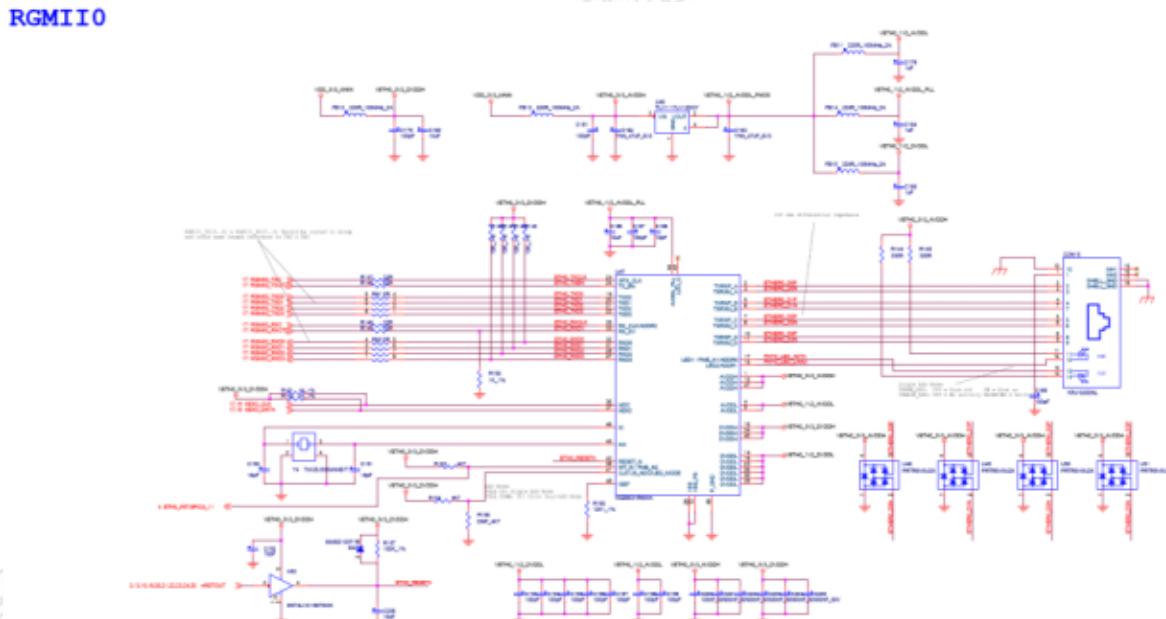


图 46

RGMI 11

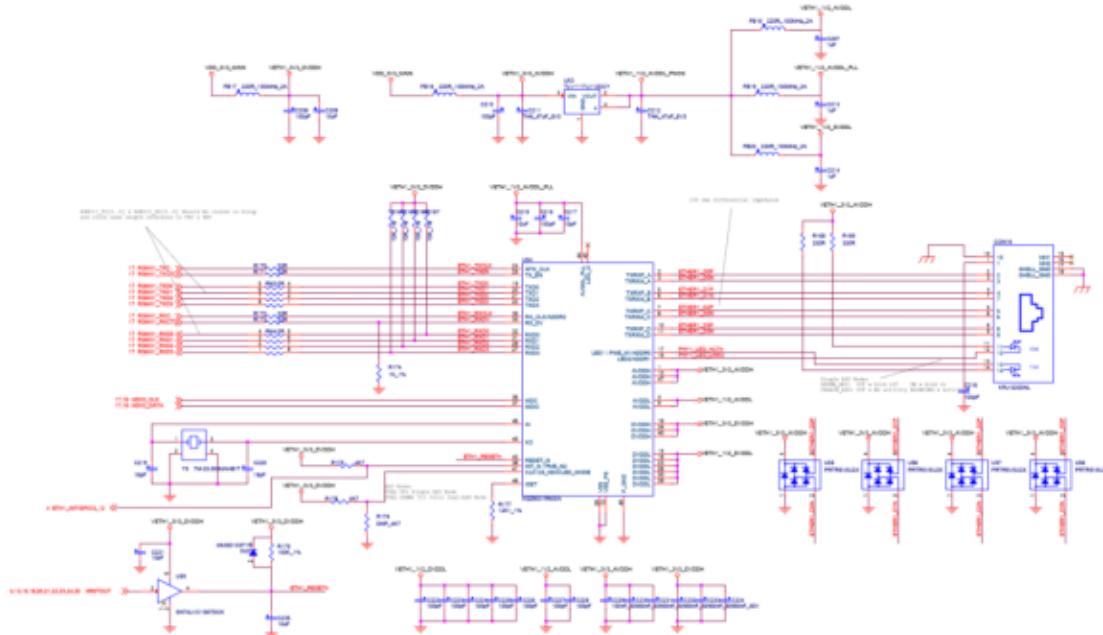


图 47

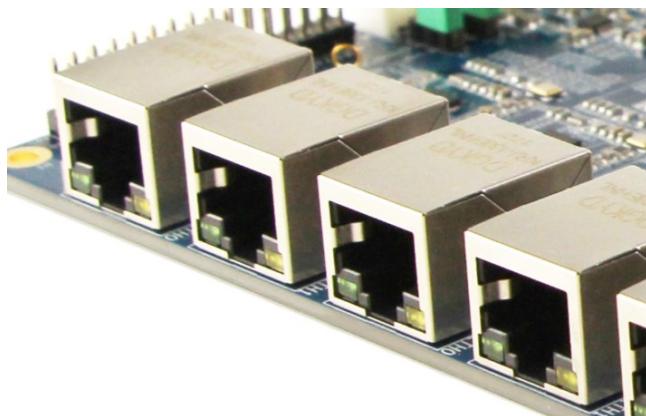


图 48 百兆网以太网口

創立

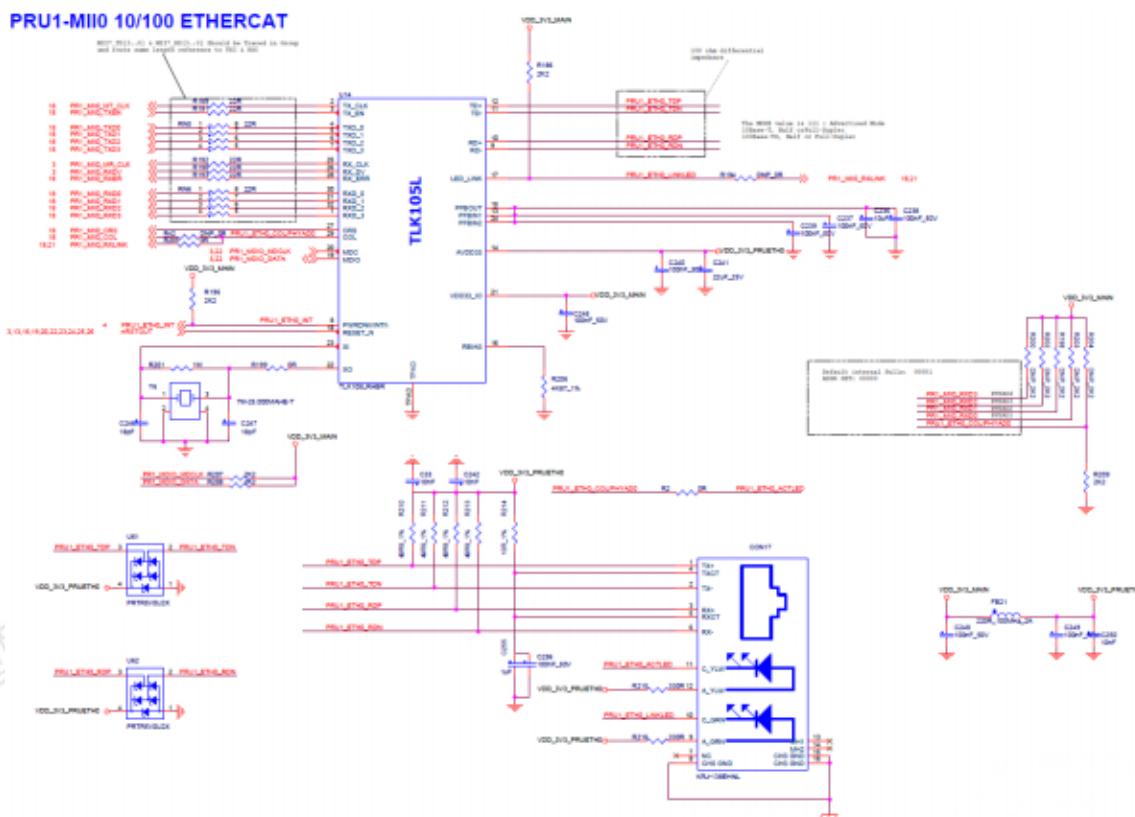


图 49

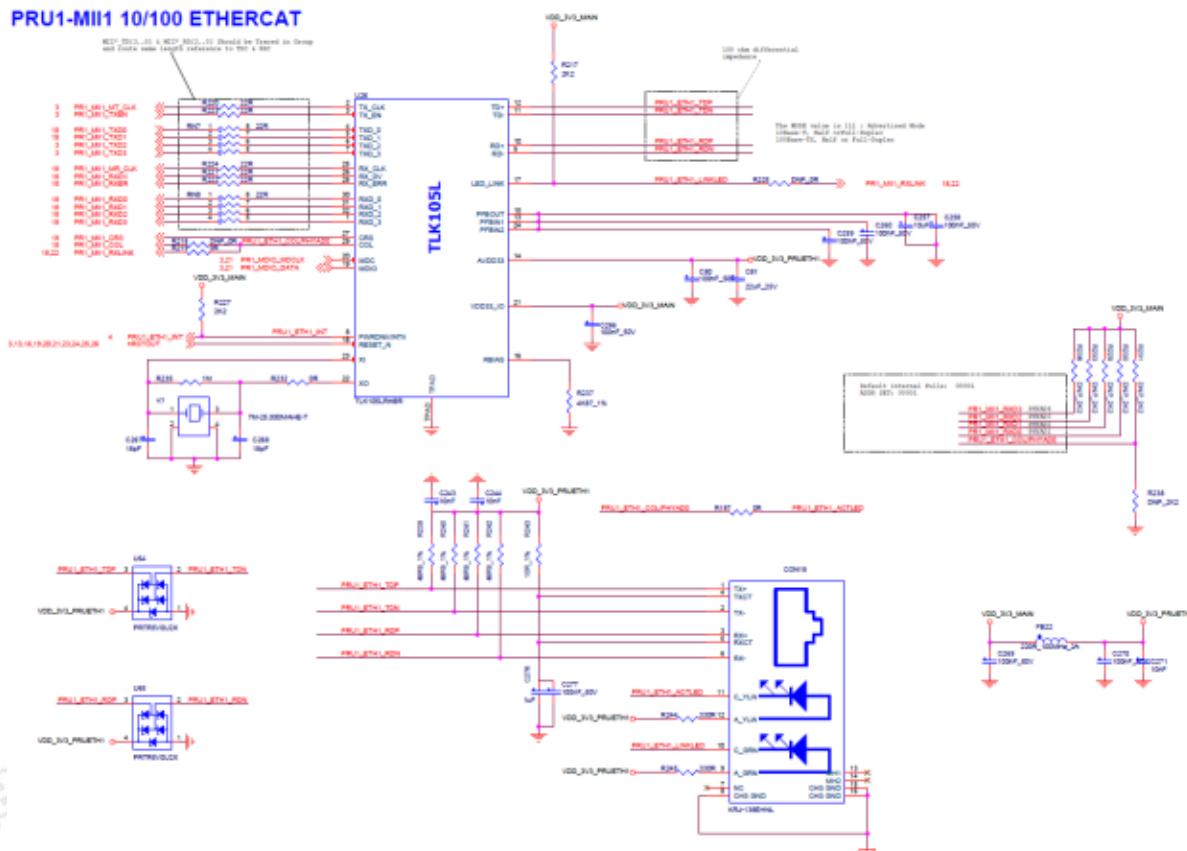
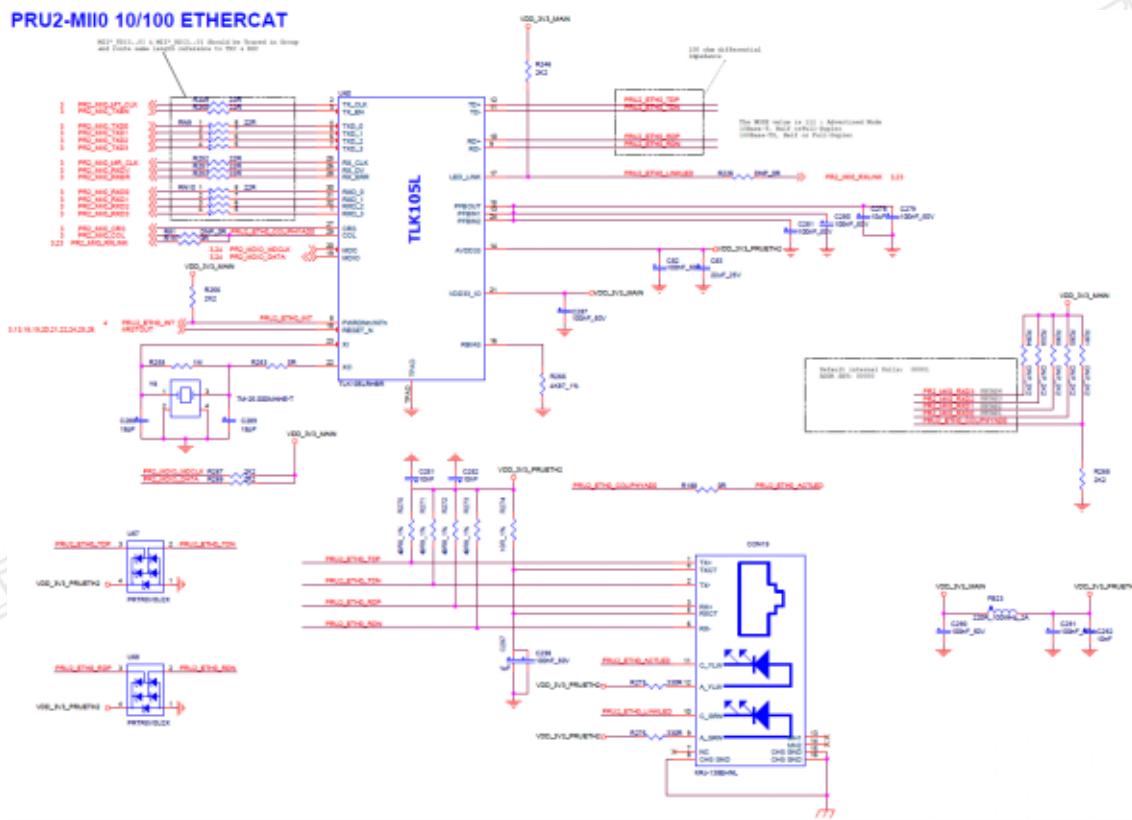


图 50

创龙



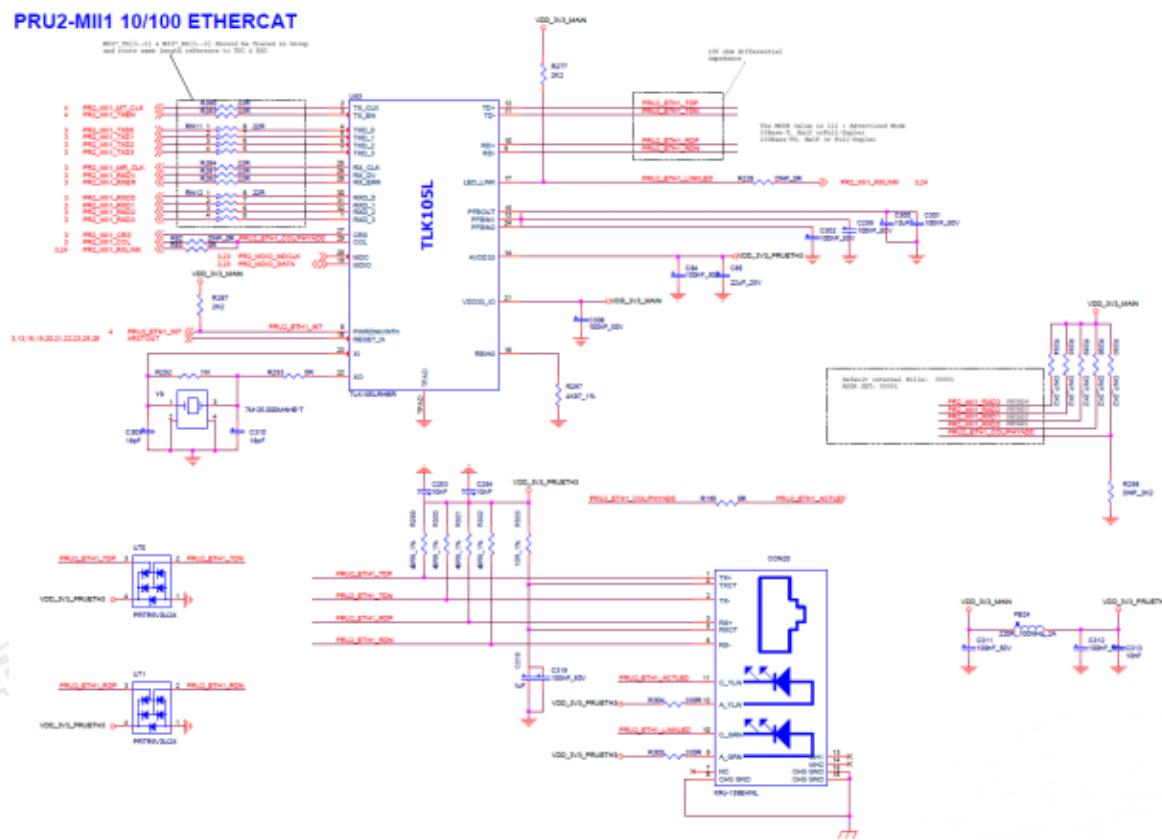


图 52

20 HDMI OUT 接口

开发板配有高清晰度 HDMI 输出接口，支持 1080p 高清视频，引脚定义如下图：

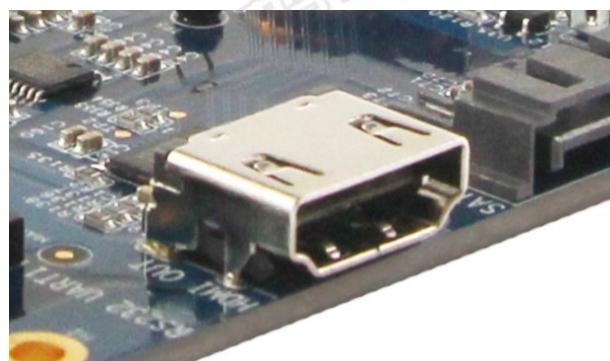


图 53

HDMI OUT

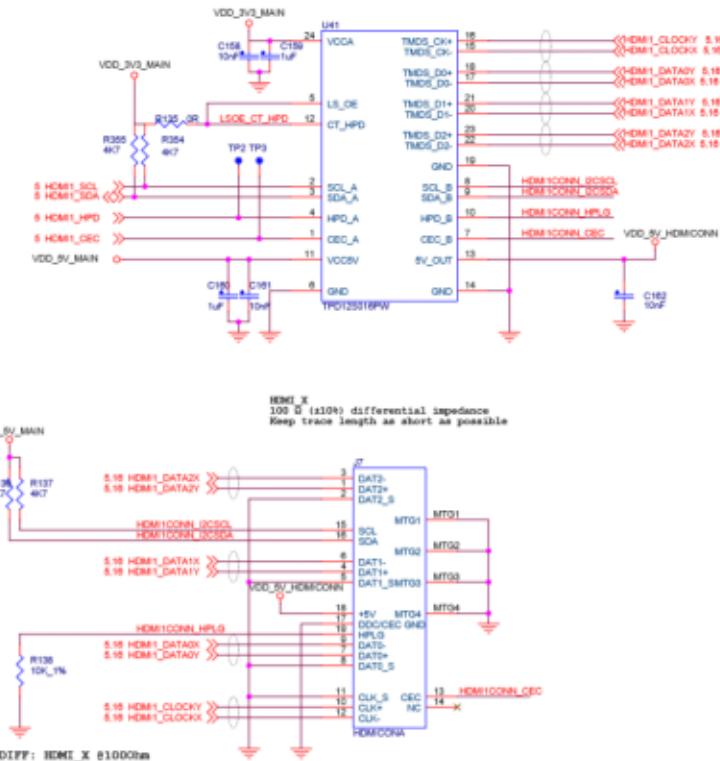


图 54

21 CAN 总线接口

本开发板搭载有 1 个 CAN 总线接口，使用 3 位插拔式接线端子，接口定义如下图：

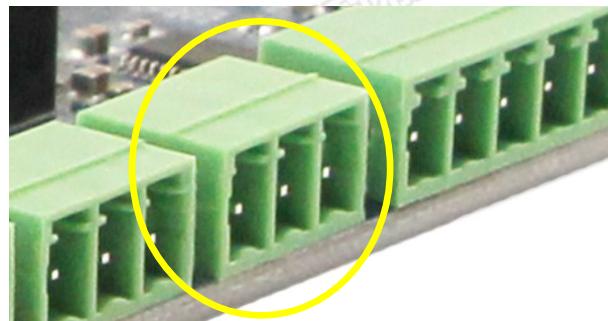


图 55

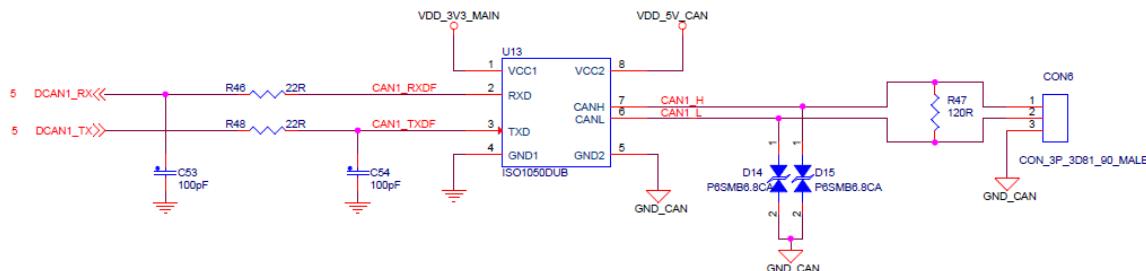


图 56

22 DAC 接口

本开发板搭载有 1 个 DAC 总线接口，使用 8 位插拔式接线端子，接口定义如下图：

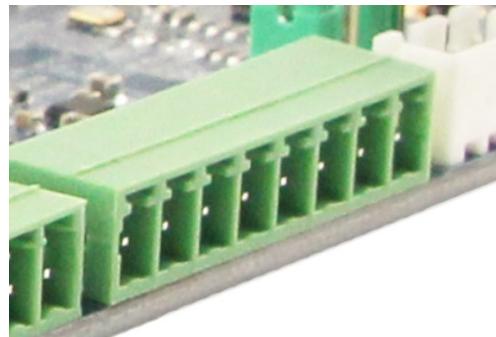


图 57

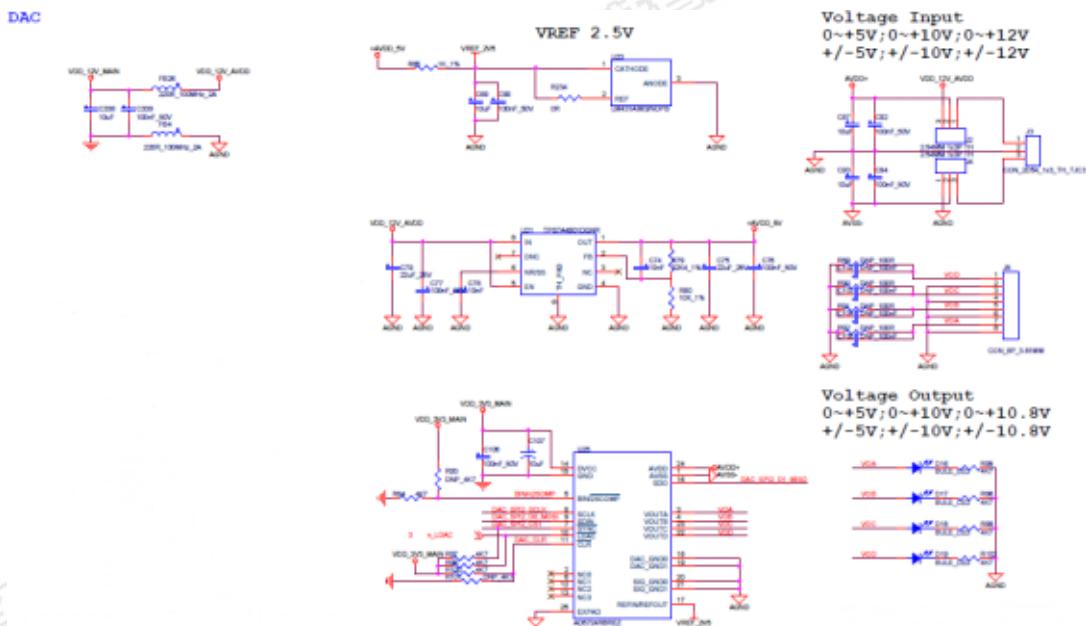


图 58

23 SATA 接口

开发板引出了一个 SATA 硬盘接口，接口为 J1，硬件及引脚如图：

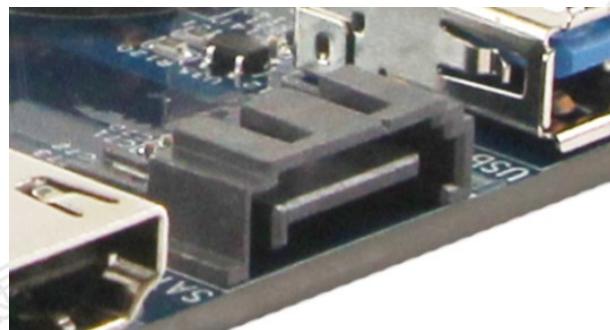


图 59

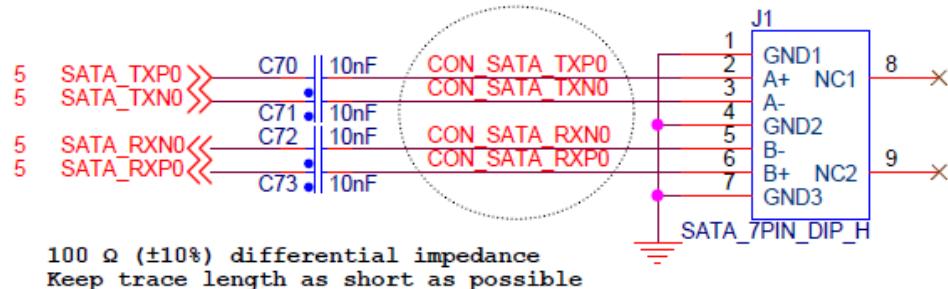


图 60

24 PCIe 接口（插槽）

开发板引出了 PCIe 4x(Gen2) SLOT 接口，2 通道，每通道最高通信速率 5GBaud，其引脚定义如下图：



图 61

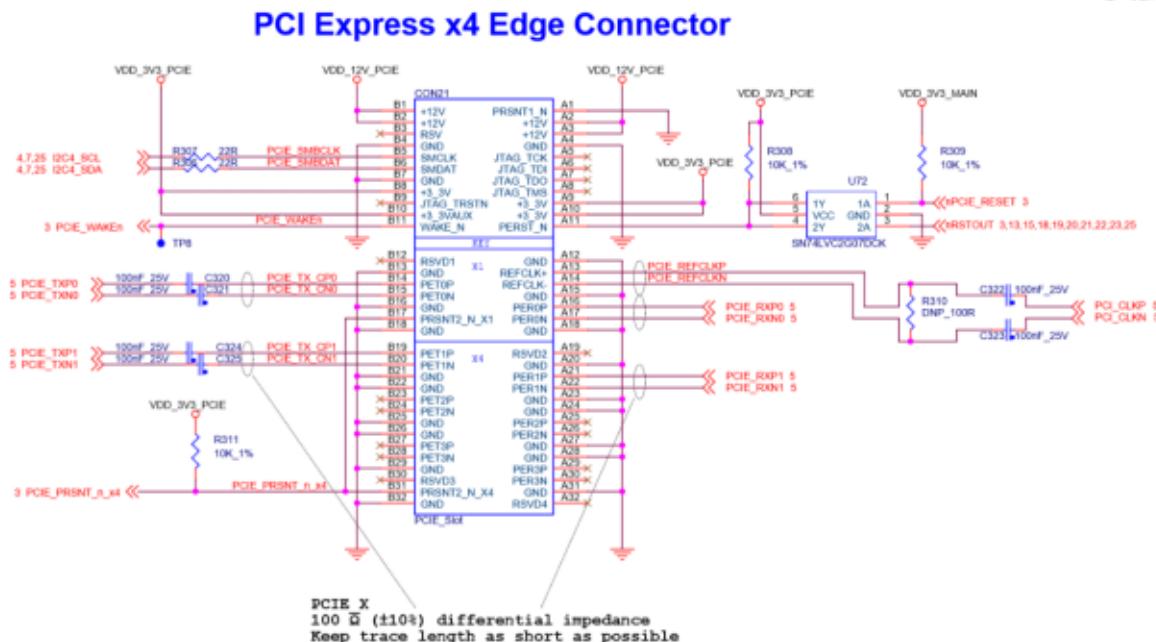


图 62

TL5728-IDK 开发板 PCIe 接口的支持模式如下表所示：

表 1

PCIe 模式	典型对接设备	核心板 (SOM-TL5728-A2)
RC(同源时钟)	连接网卡	支持
RC(非同源时钟)	连接 DSP、FPGA	支持
EP(同源时钟)	连接 PC	不支持
EP(非同源时钟)	连接嵌入式 SOC	支持

25 散热风扇接口

散热风扇接口，采用 3pin，间距 2.54mm，供电电压为 12V。

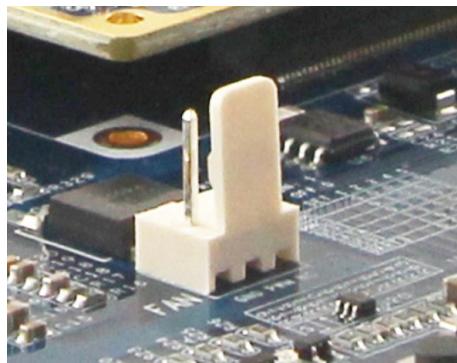


图 63

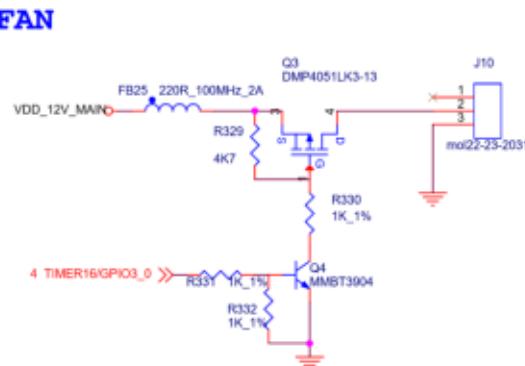


图 64

26 视频输入拓展口 (V-PORT)

底板 CON22 口为视频输入拓展口，以 48 pin 的欧式端子公座连接器引出了 CPU 视频输入通道的 VIN4 和 SPI2、I2C4。可以配套广州创龙视频输入拓展模块使用，如：TVP5158 四路 D1 视频采集模块，GV7601 HD-SDI 视频采集模块等。

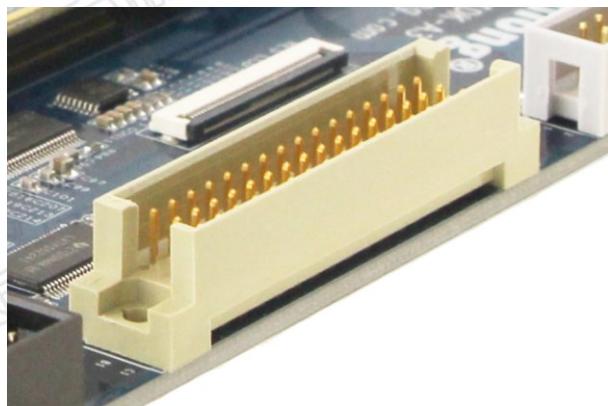


图 65

V-PORT

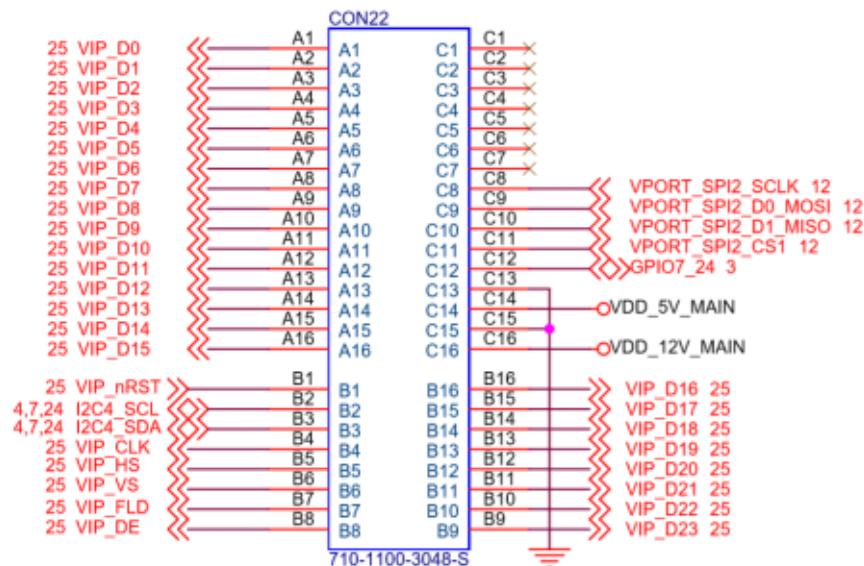


图 66

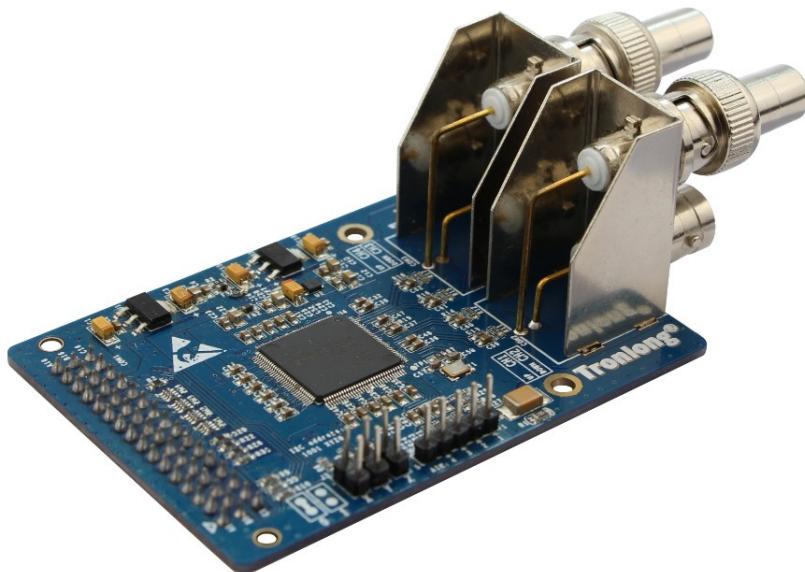


图 67 TVP5158 D1 视频采集模块

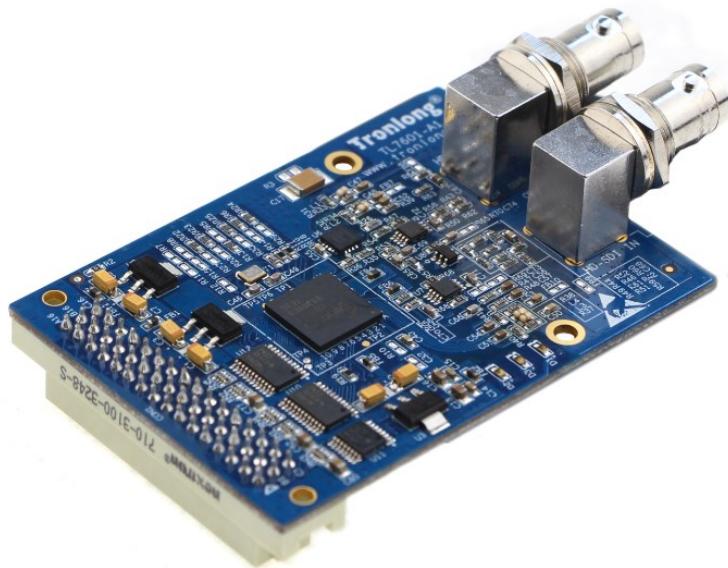


图 68 GV7601 HD-SDI 视频采集模块

更多帮助

销售邮箱: sales@tronlong.com

技术邮箱: support@tronlong.com

创龙总机: 020-8998-6280

技术热线: 020-3893-9734

创龙官网: www.tronlong.com

技术论坛: www.51ele.net

线上商城: <https://tronlong.taobao.com>