

基于量子傅里叶变换算法的量子乘法器*

钱俊恺¹, 朱家良², 叶 宾²

(1. 中国矿业大学 计算机科学与技术学院, 江苏 徐州 221116; 2. 中国矿业大学 信息与控制工程学院, 江苏 徐州 221116)

摘 要: 乘法运算是许多量子算法中的基本运算之一。为了实现量子乘法运算并且尽可能少地使用辅助量子比特, 提出了一种基于量子傅里叶变换算法的量子乘法器。在量子傅里叶加法电路基础上, 设计了量子移位电路, 并实现了两个 n 位二进制无符号数相乘的量子电路, 其时间复杂度为 $O(n^3)$ 。使用 IBM 提供的开源量子计算工具包 Qiskit 分别验证了两个 2 位二进制数相乘, 以及一个 2 位二进制数与另一个 4 位二进制数进行量子乘法运算的正确性。实验结果表明, 所设计的量子乘法器使用较少的量子比特数目实现了较高的准确率和较低的计算复杂度。该量子乘法器代码已开源。

关键词: 量子乘法器; 量子加法器; 量子傅里叶变换; IBM Qiskit 平台; 量子电路

中图分类号: Q413

文献标识码: A

DOI: 10.16157/j.issn.0258-7998.211576

中文引用格式: 钱俊恺, 朱家良, 叶宾. 基于量子傅里叶变换算法的量子乘法器[J]. 电子技术应用, 2022, 48(3): 94-98.

英文引用格式: Qian Junkai, Zhu Jialiang, Ye Bin. A quantum multiplier based on the quantum Fourier transform algorithm[J]. Application of Electronic Technique, 2022, 48(3): 94-98.

A quantum multiplier based on the quantum Fourier transform algorithm

Qian Junkai¹, Zhu Jialiang², Ye Bin²

(1. School of Computer Science & Technology, China University of Mining and Technology, Xuzhou 221116, China;

2. School of Information and Control Engineering, China University of Mining and Technology, Xuzhou 221116, China)

Abstract: Multiplier is one of the basic units in many quantum algorithms. In order to implement the multiplying operations and use as few auxiliary qubits in the quantum circuit as possible, a quantum multiplier based on the quantum Fourier transform is proposed. By utilizing the quantum Fourier adder, a quantum shift circuit is designed. A quantum circuit for the multiplication of two n bit binary unsigned numbers is realized and its time complexity is $O(n^3)$. The validity of multiplying a 2 bit binary number by another 2 bit or 4 bit binary number is tested through Qiskit—an open source quantum computing toolkit provided by IBM. The experimental results show that the quantum multiplier achieves higher accuracy and lower computational complexity with less qubits. The open source code of the quantum multiplier is publicly available.

Key words: quantum multiplier; quantum adder; QFT; IBM Qiskit platform; quantum circuit

0 引言

基于量子逻辑的量子算法设计是目前量子计算和量子信息研究的热点方向之一^[1]。由于量子算法具有并行处理量子叠加态的能力, 一些经典算法在量子计算环境下能够获得指数级的加速。Grover 于 1996 年提出的量子搜索算法^[2]将搜索问题从经典的 N 步缩小到 \sqrt{N} 步, 体现了量子算法的强大加速能力。1997 年, Shor 因子分解算法^[3]使用量子傅里叶变换在多项式时间内实现对整数的因子分解, 其采用模块化的算数运算更是奠定了量子计算领域模块化的算法设计基础。近年来, 随着量子调控技术的发展以及众多量子仿真平台的推出, 量子算法的研究得到快速的发展^[4-5]。

乘法运算是许多量子算法中的基本运算之一, 它在量子人工智能算法、量子信号处理等领域有着广泛的应用^[6-7]。量子乘法器通常以量子加法器为基础。最初的量子加法器一般由量子门实现经典布尔逻辑运算规则^[8], 但是将经典进位思想引入量子算法的做法并未带来运行效率的大幅提升, 反而占用了大量辅助量子比特。文献[9]中提出了一种基于 carry-save 的量子加法器, 在增加量子位的前提下提高了算法的运行效率, 但仍未超越经典数字逻辑的设计范畴。对于两个 n 位二进制数字的加法运算, 这些量子加法运算都至少需要 $3n$ 个量子比特。2014 年, Kotiyal 等设计了一种基于二叉树优化的量子乘法器^[10], 实现了较高的运行效率, 但仍未跳出经典电路的设计范畴, 因此未能很好地体现量子电路的优势。文献[11]在 carry-save 量子加法器的基础上设计了

* 基金项目: 河南省网络密码技术重点实验室研究课题(LNCT2019-S06)

量子移位电路实现了量子乘法器,虽然算法结构较为简单,但也继承了 carry-save 加法器的缺陷。这些基于经典布尔逻辑的量子电路验证了量子加法器和乘法器的理论可行性,但过高的空间复杂度使得这些算法无法在当前小规模的量子计算硬件平台上展现量子计算的优势。

与基于经典布尔逻辑的设计思路不同,Draper 提出了一种基于量子傅里叶变换的加法器^[12],它使用量子傅里叶变换从而更好地利用了量子态的叠加和纠缠特性,在量子计算机上可以获得更高的性能提升。Lidia 等在 Draper 所提出加法器的基础上设计了量子乘法器^[13],在保证运行效率的前提下使用了较少的辅助量子位。然而,其算法过程中实际存在着两个问题:(1)在对部分积做相位加法的过程中并未考虑到量子相位变换的周期性,而是沿用加法电路中的相位,因此最终得到的结果与实际会存在较大的误差;(2)提出了通过移位循环相加的方法,却并未给出其量子移位电路的实现。以上所提出的所有方法受限于其提出时间的量子计算发展水平的限制,都缺乏相应的实验支撑。

本文在量子傅里叶加法器以及量子移位电路的基础上,设计并实现了基于量子傅里叶变换算法的乘法器电路,并使用 IBM Q 量子计算平台^[14]进行了实验验证。与基于经典布尔逻辑以及基于二叉树的量子乘法器相比,该量子乘法器结构简单,且使用了更少的量子比特资源。与 Draper 提出的量子傅里叶变换的乘法器相比,该乘法器通过循环调用加法器避免了其在加法过程中的错误,且给出了包括移位电路在内的完整的量子电路。

1 量子加法器

早期的量子加法器基于经典布尔逻辑进行量子电路设计,效率较为低下。Draper 提出的基于量子傅里叶变换的加法器消除了对临时进位的需要,从而减少了加法所需的量子比特的数目。尽管这种量子加法器在计算复杂度上并未体现出很大的优势,但是却利用量子态的叠加性,将所需的量子比特数目缩减到 $2n$ 。以下简要介绍量子傅里叶变换以及基于该变换的量子加法器。

1.1 量子傅里叶变换

量子傅里叶变换(QFT)是在波函数振幅上实现的离散傅里叶变换。一个由 n 个量子比特构成的量子寄存器 A ,状态 $|a\rangle$ 可表示为由基态 $\{|0\rangle, |1\rangle, \dots, |2^n-1\rangle\}$ 构成的一个叠加态,即 $|a\rangle = \sum_{x=0}^{N-1} a_x |x\rangle$,其中 $N=2^n$,复数 a_x 满足归

一化条件 $\sum_{x=0}^{N-1} |a_x|^2 = 1$ 。QFT 将量子态 $\sum_{x=0}^{N-1} a_x |x\rangle$ 通过式(1)映射为 $\sum_{k=0}^{N-1} \beta_k |k\rangle$ 。

$$\beta_k = \frac{1}{\sqrt{N}} \sum_{j=0}^{N-1} a_j e^{2\pi i \frac{jk}{N}} \quad (1)$$

QFT 量子电路如图 1 所示,图中 H 和 R_n 分别表示 Hadamard 量子门和量子相位门:

$$H = \frac{1}{\sqrt{2}} \begin{bmatrix} 1 & 1 \\ 1 & -1 \end{bmatrix} \quad (2)$$

$$R_n = \begin{bmatrix} 1 & 0 \\ 0 & e^{\frac{2\pi i}{2^n}} \end{bmatrix} \quad (3)$$

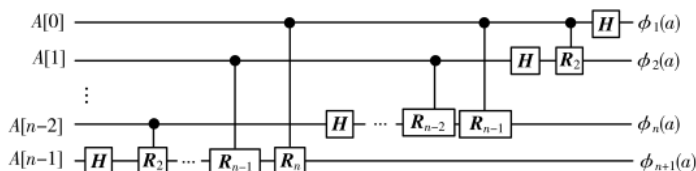


图 1 量子傅里叶变换电路

对于一般形式的量子态 $|a\rangle = |a_{n-1}a_{n-2}\dots a_1a_0\rangle$,QFT 电路实现可分解为以下步骤:

(1)对于量子寄存器最高位 $A[n-1]$ 施加 H 门:

$$H|a_{n-1}a_{n-2}\dots a_1a_0\rangle = \frac{1}{\sqrt{2}}(|0\rangle + e^{\frac{\pi i a_{n-1}}{2}}|1\rangle) \otimes |a_{n-2}\dots a_1a_0\rangle \quad (4)$$

其中, \otimes 为张量积运算^[15],其运算规则为:

$$(\alpha_1|0\rangle + \beta_1|1\rangle) \otimes (\alpha_2|0\rangle + \beta_2|1\rangle) = \alpha_1\alpha_2|00\rangle + \alpha_1\beta_2|01\rangle + \beta_1\alpha_2|10\rangle + \beta_1\beta_2|11\rangle \quad (5)$$

(2)对量子比特 $A[n-1]$ 施加受控相位门 R_2 ,控制位为 $A[n-2]$:

$$\frac{1}{\sqrt{2}}(|0\rangle + e^{\frac{2\pi i}{2^n} a_{n-2} + \frac{2\pi i}{2} a_{n-1}}|1\rangle) \otimes |a_{n-2}\dots a_1a_0\rangle \quad (6)$$

(3)类似地,依次对量子比特 $A[n-1]$ 施加受控相位门 R_n ,控制位分别为 $A[n-3]$ 至 $A[0]$,可得量子态:

$$\frac{1}{\sqrt{2}}(|0\rangle + e^{\frac{2\pi i}{2^n} a_0 + \frac{2\pi i}{2^{n-1}} a_1 + \dots + \frac{2\pi i}{2} a_{n-1}}|1\rangle) \otimes |a_{n-2}\dots a_1a_0\rangle \quad (7)$$

因为 $a = a_{n-1}2^{n-1} + a_{n-2}2^{n-2} + \dots + a_02^0$,式(7)可化简为:

$$\frac{1}{\sqrt{2}}(|0\rangle + e^{\frac{2\pi i}{2^n} a}|1\rangle) \otimes |a_{n-2}\dots a_1a_0\rangle \quad (8)$$

(4)依次对 $A[n-2]$ 至 $A[0]$ 施加类似的变换,其最终结果为:

$$\frac{1}{\sqrt{2}}(|0\rangle + e^{\frac{2\pi i}{2^n} a}|1\rangle) \otimes \frac{1}{\sqrt{2}}(|0\rangle + e^{\frac{2\pi i}{2^{n-1}} a}|1\rangle) \otimes \dots \otimes \frac{1}{\sqrt{2}}(|0\rangle + e^{\frac{2\pi i}{2} a}|1\rangle) \quad (9)$$

(5)QFT 逆变换可定义为:

$$\text{IQFT}|a\rangle = \frac{1}{\sqrt{N}} \sum_{k=0}^{N-1} e^{-i \frac{2\pi ak}{N}} |k\rangle \quad (10)$$

其中, k 为十进制累加变量,当以向量形式 $|k\rangle$ 出现时实际需要变换为二进制形式, a 亦是如此。向量 $|k\rangle$ 代表了 0 到 $N-1$ 的各量子态。此时,式(10)的结果相当于各量子态的叠加。这种形式的相位编码是所有使用 QFT 算法的基本共同要素^[16-17]。

1.2 QFT 加法器

QFT 提供了在量子计算机上进行算数运算的另一种方式,其核心是通过酉变换将任意单量子态制备成叠加量子态以达到指数加速的目的。

假设两个数 a 和 b 分别用 n 位量子比特表示:

$$a = a_n 2^{n-1} + a_{n-1} 2^{n-2} + \cdots + a_1 2^0 \quad (11)$$

$$b = b_n 2^{n-1} + b_{n-1} 2^{n-2} + \cdots + b_1 2^0 \quad (12)$$

考虑到加法运算时进位问题,需要对 a 增加 1 位量子比特表示,如图 2 所示,且 a 的这个最高位初始化为 0。首先对 $|a\rangle$ 施加 QFT 得:

$$|\phi(a)\rangle = \text{QFT}|a\rangle = \frac{1}{\sqrt{2^{n+1}}} \sum_{k=0}^{2^{n+1}-1} e^{i \frac{2\pi a k}{2^{n+1}}} |k\rangle \quad (13)$$

然后使用受控量子相位门 R_n 对 $|a\rangle$ 和 $|b\rangle$ 进行加法:

$$e^{2\pi i \frac{(a+b)2^{n-j}k}{2^{n+1}}} = e^{2\pi i \frac{(a+b)k_s}{2^{j+s-n}}} \quad (14)$$

该受控旋转门由 $|b\rangle$ 的第 j 个量子位控制,仅在 b_j 为 1 时作用于结果寄存器的第 s 个量子位。当 $j+s-n>0$ 时,受控量子相位门为 R_{j+s-n} ,当 $j+s-n \leq 0$ 时,其相位为 1,此时 a_i 状态保持不变。

随后对 $|a\rangle$ 施加量子傅里叶逆变换得到 $|a+b\rangle$ 。整个电路需要使用到 $2n+1$ 个量子位。

2 量子乘法器

量子乘法器以量子加法器为基础。假设 a 为被乘数,且用 n 个量子位表示; b 为乘数,也用 n 个量子位表示。通过调用 n 个连续的受控加法门来实现被乘数的逐步相加,最后使用一个 $2n$ 位的量子位寄存器存储 ab 相乘的结果。

2.1 量子右移

在量子乘法器中需要使用到右移操作,其量子电路

图如图 3 所示,电路中的 X 为非门:

$$X = \begin{bmatrix} 0 & 1 \\ 1 & 0 \end{bmatrix} \quad (15)$$

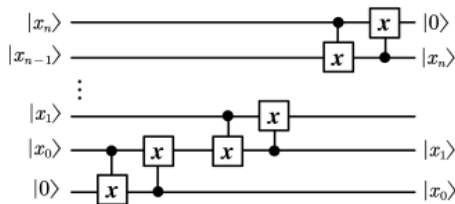


图 3 右移位运算量子电路

该量子电路通过两个受控非门交换相邻两个量子位,这样的组合在图 3 中有 $n+1$ 组。电路将引入一个辅助量子位 $|0\rangle$ 作为右移后的最低位,受控非门在相邻两个量子位间将 $|0\rangle$ 由低位逐步向高位置换,最终实现整体右移的操作。不同于寻常右移操作过程中舍弃最低位的性质,该右移操作将保留最低位的 $|x_0\rangle$,因此每进行一次右移操作实际效果等同于在高位添加一个 $|0\rangle$ 。左移算法只需参考右移算法,将辅助量子位添加在高位即可。

2.2 QFT 乘法

QFT 乘法器由 n 次连续可控的加法运算构成,电路如图 4 所示。图中有 n 个相似的受控算数块,依次由 $|b\rangle$ 的低位至高位控制。将这样的受控算数块命名为移位求和块。 $|sum\rangle$ 负责记录部分积结果,共有 $2n$ 个量子位,被初始化为 $|0\rangle$,经过 n 个移位求和块后存储 ab 信息。理论上整个乘法电路需要使用 $4n$ 量子位,在实际编码中使用了 $4n+1$ 量子位。

对于第一个移位求和块,由 $|b_1\rangle$ 控制。其进行的运算

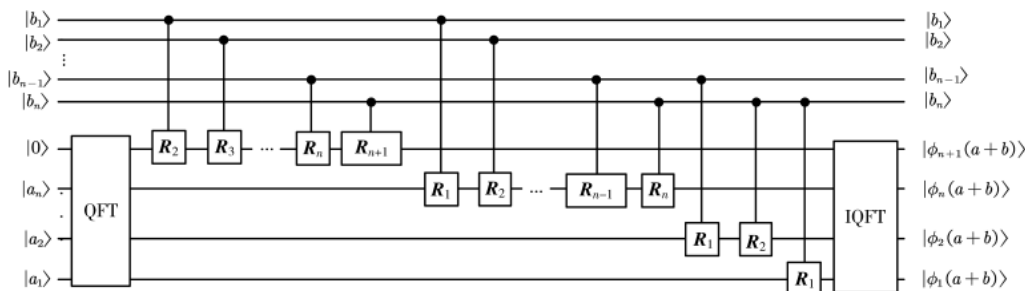


图 2 QFT 加法电路

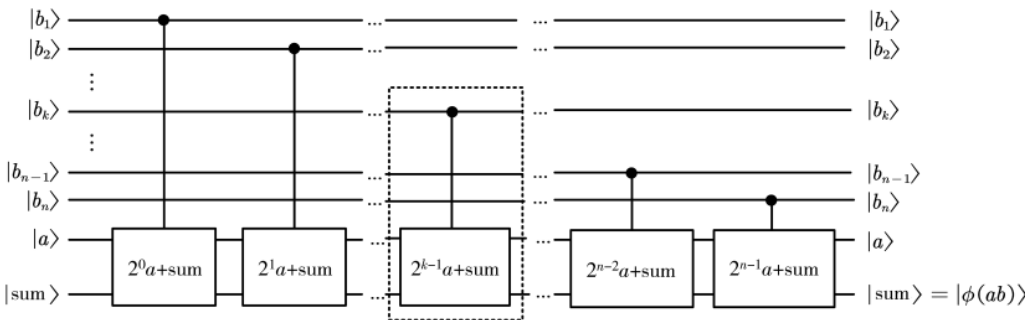


图 4 QFT 乘法电路

为 2^0a+sum , 由于此时 sum 为 0, 因此实际相当于将被乘数 a 增加到部分积, 此时 $|\text{sum}\rangle$ 的结果为:

$$|\phi(0+b_1a)\rangle \quad (16)$$

随后第二个移位求和块由 $|b_2\rangle$ 控制, 进行的运算为 2^1a+sum , 则运算后的 $|\text{sum}\rangle$ 结果为:

$$|\phi(0+b_1a+b_22^1a)\rangle \quad (17)$$

以相同步骤处理直至 b 的最高位, 其结果为:

$$|\phi(0+b_1a+\dots+b_{n-1}2^{n-2}a+b_n2^{n-1}a)\rangle \quad (18)$$

下面考虑更一般的情况, 对于第 k 个移位求和块 (图 4 中虚线框的部分), 其进行的运算为 $2^k a + \text{sum}$ 。

图 4 中受控的移位求和块可进一步分解为图 5 所示电路。图 5 中的 $|b_k\rangle$ 代表 $|b\rangle$ 的第 k 个量子位。部分积 $|\text{sum}\rangle$ 此时有 $n+k$ 位。虚框内的部分为 1.2 节中的加法器电路, 截取 $|\text{sum}\rangle$ 高位的 $n+1$ 位作为加法器的被加数, 与 $|a\rangle$ 做加法。得到的部分积存储在 $|\text{sum}\rangle$ 的高 $n+1$ 位中。引入一个量子位 $|0\rangle$, 将该量子位补位在 $|\text{sum}\rangle$ 的最低位, 做右移操作。完成后 $|\text{sum}\rangle$ 增加至 $n+k+1$ 位, 最高位实际为 $|0\rangle$ 。特殊地, 当 $k=n$ 时, 此时为最后一块移位求和块, 因此不进行右移操作。

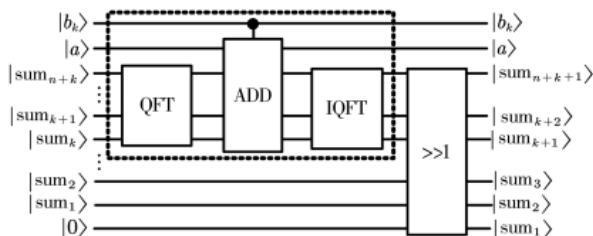


图 5 移位求和块电路

3 时间复杂度分析

根据量子计算复杂性理论^[18], 一般使用量子算法中使用的通用量子门数量评价算法的时间复杂度。假设 a 为 n 位的二进制数, b 为 m 位的二进制数。QFT 加法器的时间复杂度为 $O(nm)$ 。QFT 乘法电路如图 4 所示, 需要调用 m 次加法器过程以及 m 次右移电路。右移电路的复杂度为 $O(mn)$, 因此主要开销仍是循环调用加法器的过程, 其时间复杂度为 $O(nm^2)$ 。如果两数都为 n 位二进制数, 其时间复杂度为 $O(n^3)$ 。

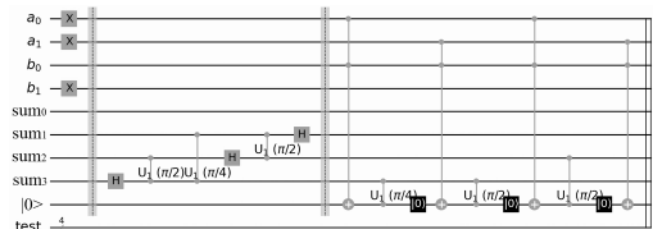
文献[19]中提出的乘法器需要 n^3 的量子位, 本文的算法实际使用了 $4n+1$ 量子位, 相比下更加节省寄存器空间。文献[13]设计了一个基于二叉树的量子乘法器, 其复杂度为 $O(n^3)$, 但需要使用 n^2+2n 个量子比特。本文所设计的乘法器复杂度也为 $O(n^3)$, 但是算法结构更加简单且使用了较少的量子比特数。

4 IBM Q 量子模拟器仿真实验

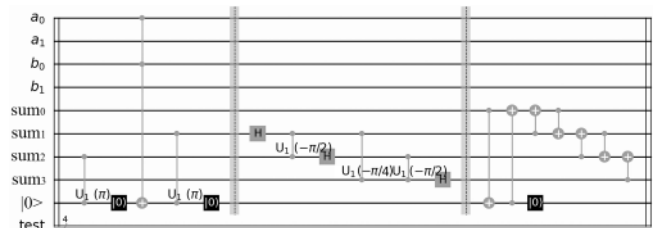
本实验以 Python 语言为框架, 利用 IBM 提供的开源量子计算工具包 Qiskit 完成量子电路的搭建。实验使用量子仿真模拟器进行模拟仿真实验。

在 Qiskit 中构建如图 4 所示的乘法器, 量子电路如

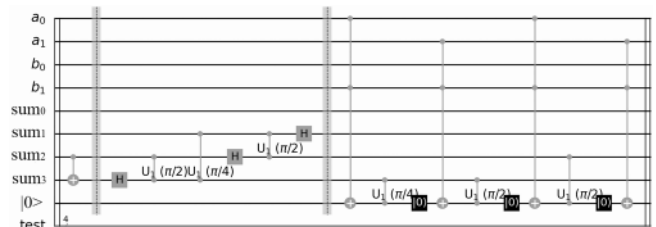
图 6 所示, 其中 X、H、 U_1 是 Qiskit 生成的量子门, 分别代表 1.1 节和 2.1 节中介绍的非门、Hadamard 量子门和量子相位门。输入的两个二进制数为 11、10, 理论输出值为 0110, 迭代次数设置为 8 192。各量子态出现的概率如图 7 所示。在模拟器环境下仅出现 $|0110\rangle$ 态。实验结果与预期结果相符, 因此可以证明该 QFT 乘法器具有在该模拟量子系统下具有有效性。



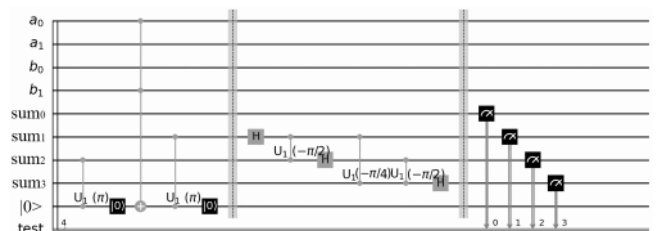
(a) 乘法电路第 1 部分



(b) 乘法电路第 2 部分



(c) 乘法电路第 3 部分



(d) 乘法电路第 4 部分

图 6 二进制数 11 与 10 相乘的量子电路图

验证一个 2 位二进制数和一个 4 位二进制数相乘的乘法运算, 输入的两个二进制数为 11、1101, 理论输出值为 100111, 迭代次数设置为 8 192, 各量子态出现的概率如图 8 所示。仅出现 $|100111\rangle$ 态这样一个量子态, 与理论计算结果相符, 说明乘法器有效。

5 结论

本文设计了一种基于 QFT 的量子乘法器, 它以 QFT 加法器为基础, 并利用受控非门实现了移位电路, 在节省量子寄存器资源的前提下实现了相对较低的计算复

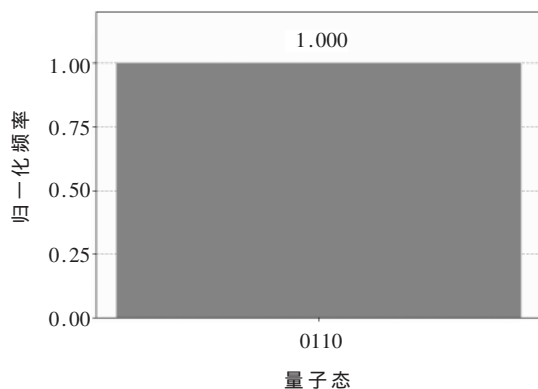


图7 二进制数 11 与 10 相乘的仿真结果直方图

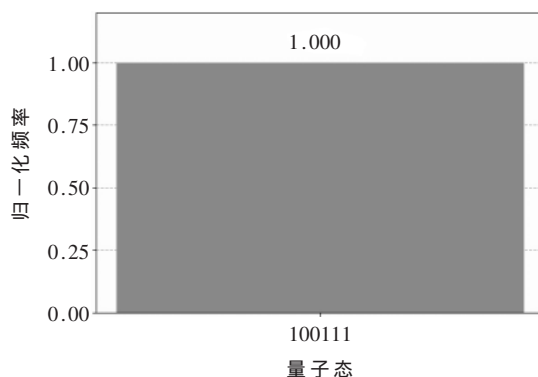


图8 二进制数 11 与 1101 相乘的仿真结果直方图

复杂度。在 IBM Q 量子计算平台上的仿真实验结果表明,该量子线路具有比较高的计算准确率。今后的研究方向是减少量子乘法器使用的寄存器数量以及进一步降低算法时间复杂度。

参考文献

- [1] BARENCO A, BENNETT C H, CLEVE R, et al. Elementary gates for quantum computation[J]. Physical Review A, 1995, 52(5): 3457–3467.
- [2] GROVER L K. A fast quantum mechanical algorithm for database search[C]//Proceedings of the 28th Annual ACM Symposium on Theory of Computing. New York, USA: ACM Press, 1996: 212–219.
- [3] SHOR P W. Polynomial-time algorithms for prime factorization and discrete logarithms on a quantum computer[J]. SIAM Journal on Computing, 1996, 26(5): 1484–1509.
- [4] DONG D Y, XING X, MA H L. Learning-based quantum robust control: algorithm, applications, and experiments[J]. IEEE Transactions on Cybernetics, 2020, 50(8): 3581–3593.
- [5] GARCIA-PEREZ G, ROSSI M A C, MANISCALCO S. IBM Q experience as a versatile experimental testbed for simulating open quantum systems[J]. NPJ Quantum Information, 2020, 6(1): 1–10.
- [6] 黄一鸣, 雷航, 李晓瑜. 量子机器学习算法综述[J]. 计算机学报, 2018, 41(1): 145–163.
- [7] MAGANA-LOAIZA O S, BOYD R W. Quantum imaging and

information[J]. Reports on Progress in Physics, 2019, 82(12): 124401.

- [8] VEDRAL V, BARENCO A, EKERT A. Quantum networks for elementary arithmetic operations[J]. Physical Review A, 1996, 54(1): 147–153.
- [9] KIM T, JAO W, TJIANG S. Arithmetic optimization using carry-save-adders[C]//Proceedings of the 35th Annual Design Automation Conference. New York, USA: ACM Press, 1998: 433–438.
- [10] KOTIYAL S, THAPLIYAL H, HIMANSHU T, et al. Circuit for reversible quantum multiplier based on binary tree optimizing ancilla and garbage bits[C]//Proceedings of the 27th International Conference on VLSI Design. Mumbai, India: IEEE, 2014: 545–550.
- [11] 袁素真, 王艳, 王玉婵, 等. 量子乘法器的设计及其实现方法[J]. 重庆邮电大学学报(自然科学版), 2019, 31(3): 395–399.
- [12] DRAPER T G. Addition on a quantum computer[J/OL]. arXiv: 1–8[2021-02-18]. https://arxiv.org/abs/quant-ph/0008033v1.
- [13] RUIZ-PEREZ L, GARCIA-ESCARTIN J C. Quantum arithmetic with the quantum Fourier transform[J]. Quantum Information Processing, 2017, 16(6): 152–163.
- [14] 卫佳, 倪明, 周明, 等. 基于 IBM Q 平台的量子算法研究[J]. 计算机工程, 2018, 44(12): 6–12.
- [15] NANNICINI G. An introduction to quantum computing, without the physics[J]. Performance Evaluation Review, 2017, 45(3): 248.
- [16] FUSHMAN I, ENGLUND D, FARAON A, et al. Controlled phase shifts with a single quantum dot[J]. Science, 2008, 320(5877): 769–772.
- [17] DABOUL J, WANG X G, SANDERS B C. Quantum gates on hybrid qudits[J]. Journal of Physics A: Mathematical and General, 2003, 36(10): 2525–2536.
- [18] Wu Wanqing, ZHANG H G, WANG H Z, et al. A public key cryptosystem based on data complexity under quantum environment[J]. Science China Information Sciences, 2015, 58(11): 48–58.
- [19] MAYNARD C M, PIUS E. A quantum multiply-accumulator[J]. Quantum Information Processing, 2014, 13(5): 1127–1138.

(收稿日期: 2021-03-30)

作者简介:

钱俊恺(2000–), 男, 本科, 主要研究方向: 计算机视觉、量子计算。

朱家良(1999–), 男, 本科, 主要研究方向: 量子计算。

叶宾(1980–), 通信作者, 男, 博士, 副教授, 主要研究方向: 高维数据统计分析、量子计算和移动机器人, E-mail: yebin@cumt.edu.cn。



扫码下载电子文档

版权声明

经作者授权，本论文版权和信息网络传播权归属于《电子技术应用》杂志，凡未经本刊书面同意任何机构、组织和个人不得擅自复印、汇编、翻译和进行信息网络传播。未经本刊书面同意，禁止一切互联网论文资源平台非法上传、收录本论文。

截至目前，本论文已经授权被中国期刊全文数据库（CNKI）、万方数据知识服务平台、中文科技期刊数据库（维普网）、DOAJ、美国《乌利希期刊指南》、JST 日本科技技术振兴机构数据库等数据库全文收录。

对于违反上述禁止行为并违法使用本论文的机构、组织和个人，本刊将采取一切必要法律行动来维护正当权益。

特此声明！

《电子技术应用》编辑部

中国电子信息产业集团有限公司第六研究所